

16位立体声音频数字模拟转换器(DAC)

低功率消耗, 低工作电压

优异的涟波拒斥比(PSRR)

特性

- 工作电压: 2.5V ~ 6.5V。
- 优异的电源涟波拒斥比(PSRR)。
- 低工作电流。
- 低功率消耗8毫瓦, $V_{DD}=3.3V$ (最大刻度输出)。
- 低失真。
- 无交越失真(Crossover distortion)。
- 16位分辨率。
- 电压输出。
- 快速的转换, 允许2倍、4倍与8倍的超取样转换频率。
- 输入格式: Right justified (16位)。
- 提供CMOS(MS6323AS)与TTL(MS6323T)输入准位。
- 输出电压振幅与工作电压成比例 ($V_{o-p} = 0.5V_{DD}$)。
- 封装种类有SOP8。

产品应用

- 多媒体系统。
- MP3, PDA, 可携式数字产品。

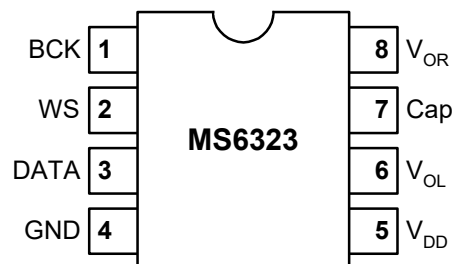
描述

MS6323是一颗16位电压输出数字模拟转换器。具有良好的电源涟波拒斥比(PSRR), 极低的功率消耗。封装尺寸小, 容易应用。精确稳定的电流量, 结合极好的对称译码方式, 保证重现出高质量的音频讯号。这些优异的性能, 适合应用于可携式音频装置。MS6323之脚位与功能兼容于MS6313。

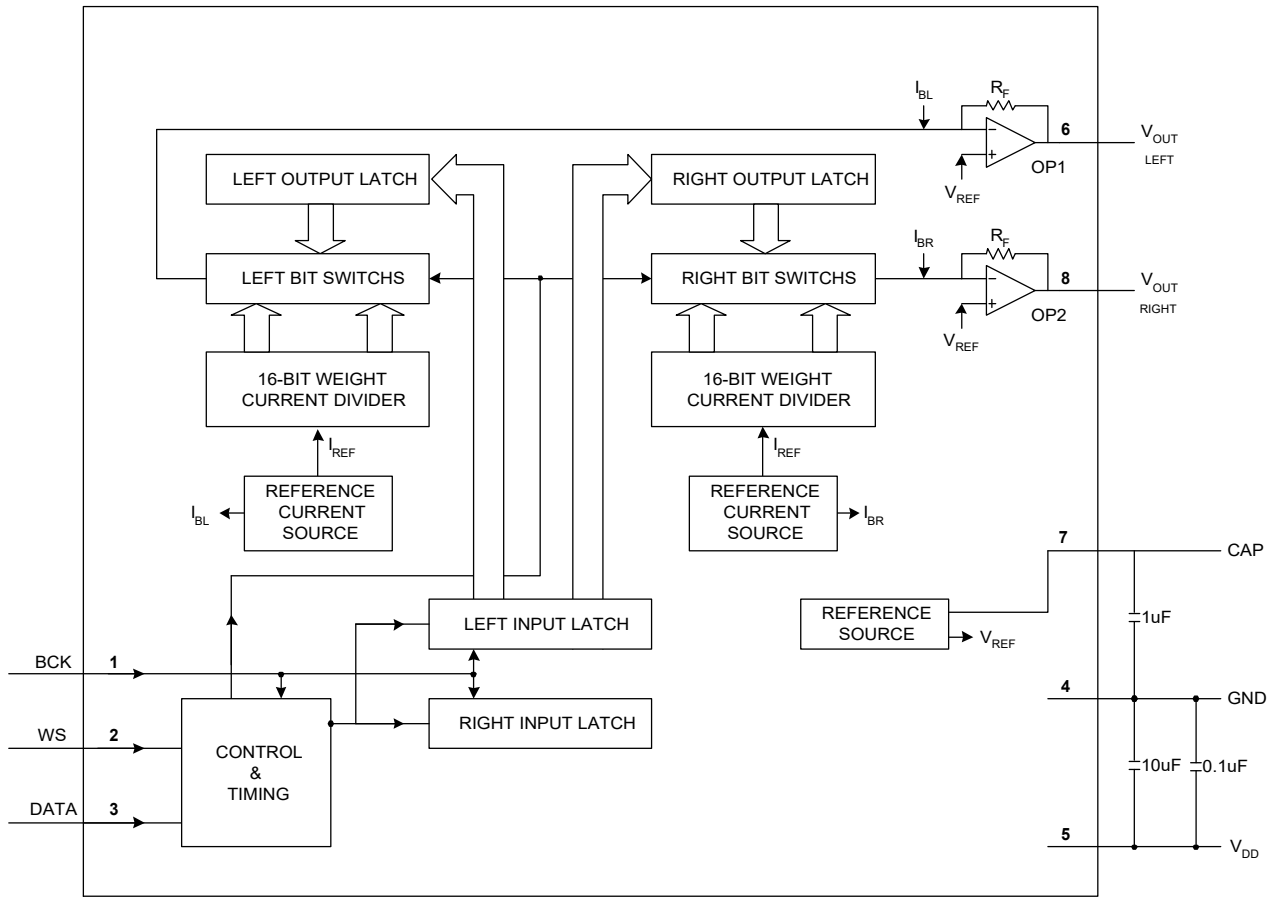
脚位配置

标签	脚位	描述
BCK	1	数字音频频率输入端
WS	2	数字音频字符选择输入端
DATA	3	数字音频数据输入端
GND	4	接地
V_{DD}	5	正极供应电压
V_{OL}	6	左声道输出
Cap	7	参考电压 (1/2 V_{DD})
V_{OR}	8	右声道输出

Pin 7 : Capacitor = 1 μ F



方块图



图一、方块图

订购信息

CMOS 输入准位

封装形式	产品编号	封装正印	运送包装
8-Pin SOP (lead free)	MS6323ASGTR	MS6323ASG	2.5k Units Tape and Reel
8-Pin SOP (lead free)	MS6323ASGU	MS6323ASG	100 Units Tube

遵循RoHS规范

TTL 输入准位

封装形式	产品编号	封装正印	运送包装
8-Pin SOP (lead free)	MS6323TGTR	MS6323TG	2.5k Units Tape and Reel
8-Pin SOP (lead free)	MS6323TGU	MS6323TG	100 Units Tube

遵循RoHS规范

最大容许规格

符号	参数	额定值	单位
V _{DD}	工作电压	6.5	V
V _{ESD}	抗静电处理	-2000 to 2000	V
T _{STG}	储存温度	-65 to 150	°C
T _A	工作环境温度	-40 to 85	°C
T _J	最大接合温度	150	°C
T _S	焊接温度 (10秒)	260	°C
R _{THJA}	接面热阻 (介质: 空气) SOP8	210	°C/W

5V电气特性

(条件 Ta=25°C, V_{DD}=5V, f=1kHz, Cap=1uF)

符号	参数	测试条件	最小值	额定值	最大值	单位
直流特性						
V _{CAP}	参考电压		2.45	2.5	2.55	V
V _{DC}	直流输出准位		2.45	2.5	2.55	V
V _{FS}	满刻度输出电压	V _{FS} =0.5V _{DD}	2.3	2.5	2.7	V _{pp}
I _Q	静态电流	At code 0000H	-	2.6	-	mA
I _{FS}	满刻度电流	V _{FS} =0.5V _{DD}	-	3.8	-	mA
PSRR	电源涟波拒斥比	CAP=1uF, f=100Hz	44	49	-	dB
		CAP=10uF, f=100Hz	60	65	-	dB
CS	声道隔离度		81	87	-	dB
交流特性						
Res	分辨率		-	-	16	bits
THD+N	总谐波失真		-	-68	-64	dB
			-	0.04	0.063	%
S/N	信号噪声比		89	95	-	dB

3.3V 电气特性

(条件 $T_a=25^{\circ}\text{C}$, $V_{DD}=3.3\text{V}$, $f=1\text{kHz}$, $\text{Cap}=1\mu\text{F}$)

符号	参数	测试条件	最小值	额定值	最大值	单位
直流特性						
V_{CAP}	参考电压		1.6	1.65	1.7	V
V_{DC}	直流输出准位		1.6	1.65	1.7	V
V_{FS}	满刻度输出电压	$V_{FS}=0.5V_{DD}$	1.5	1.65	1.8	V_{pp}
I_Q	静态电流	At code 0000H	-	2.2	-	mA
I_{FS}	满刻度电流	$V_{FS}=0.5V_{DD}$	-	2.3	-	mA
PSRR	电源涟波拒斥比	CAP=1uF, f=100Hz	45	50	-	dB
		CAP=10uF, f=100Hz	63	68	-	dB
CS	声道隔离度		78	84	-	dB
交流特性						
THD+N	总谐波失真		-	-66	-62	dB
			-	0.05	0.08	%
S/N	信号噪声比		86	92	-	dB

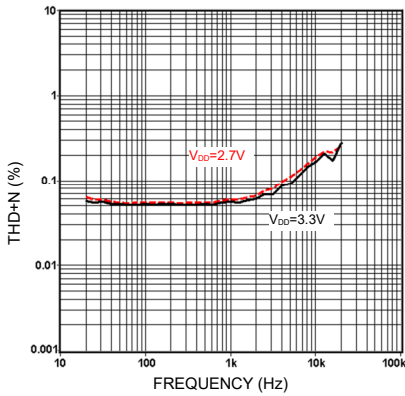
2.5V 电气特性

(条件 $T_a=25^{\circ}\text{C}$, $V_{DD}=2.5\text{V}$, $f=1\text{kHz}$, $\text{Cap}=1\mu\text{F}$)

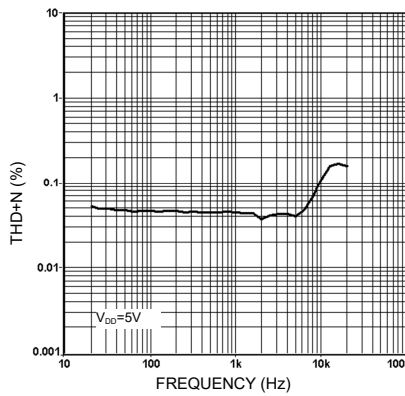
符号	参数	测试条件	最小值	额定值	最大值	单位
直流特性						
V_{CAP}	参考电压		1.2	1.25	1.3	V
V_{DC}	直流输出准位		1.2	1.25	1.3	V
V_{FS}	满刻度输出电压	$V_{FS}=0.5V_{DD}$	1.2	1.25	1.5	V_{pp}
I_Q	静态电流	At code 0000H	-	2.0	-	mA
I_{FS}	满刻度电流	$V_{FS}=0.5V_{DD}$	-	2.1	-	mA
PSRR	电源涟波拒斥比	CAP=1uF, f=100Hz	44	49	-	dB
		CAP=10uF, f=100Hz	59	64	-	dB
CS	声道隔离度		77	83	-	dB
交流特性						
THD+N	总谐波失真		-	-66	-62	dB
			-	0.05	0.08	%
S/N	信号噪声比		83	89	-	dB

特性曲线图

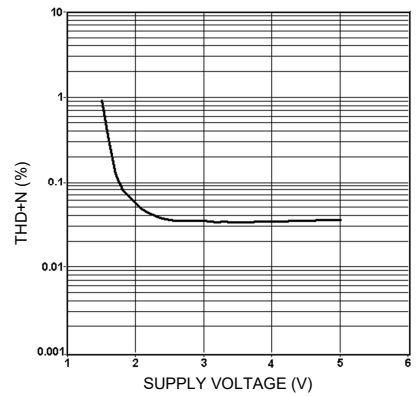
($T_a=25^\circ\text{C}$, $f=1\text{kHz}$, $\text{Cap}=1\mu\text{F}$, $\text{sampling rate}=4\text{fs}$)



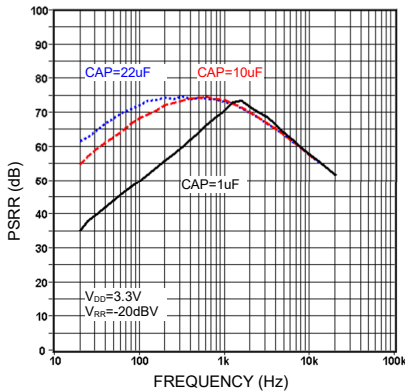
总谐波失真 vs. 频率



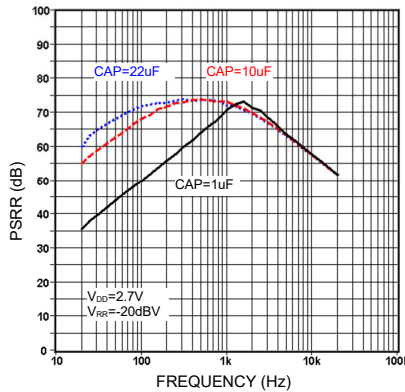
总谐波失真 vs. 频率



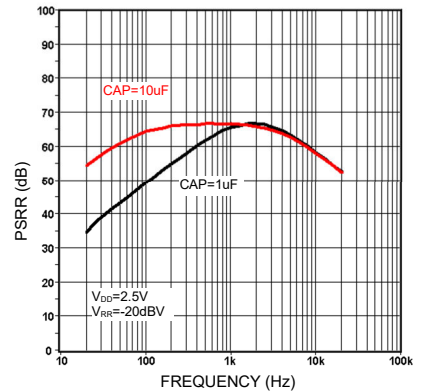
总谐波失真 vs. 供给电压



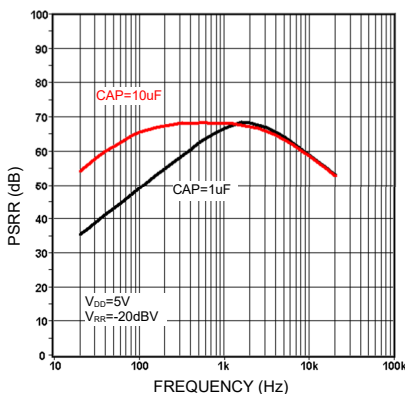
电源纹波拒斥比 (3.3V) vs. 频率



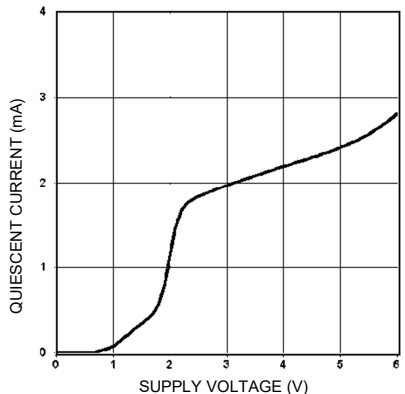
电源纹波拒斥比 (2.7V) vs. 频率



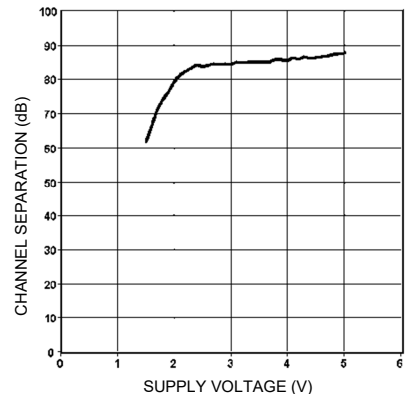
电源纹波拒斥比 (2.5V) vs. 频率



电源纹波拒斥比 (5V) vs. 频率



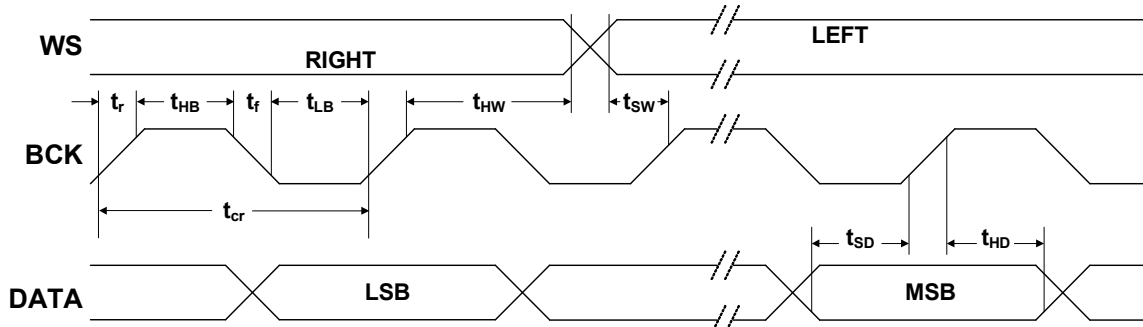
静态电流 vs. 供给电压



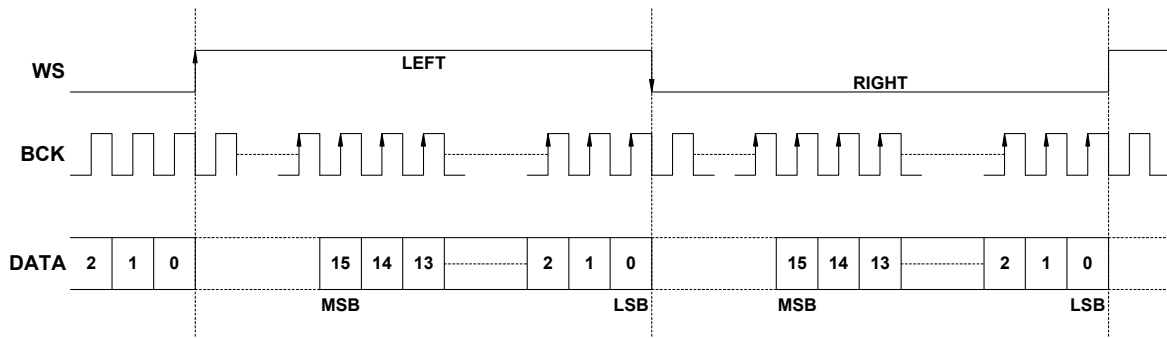
通道隔离度 vs. 供给电压

时序与输入格式

MS6323为16位的串行输入格式。左声道与右声道采分时多任务。输入格式与时序如图二与图三所示。当WS为高准位时数据输入为左声道的数据，WS为低准位时为右声道资料。在输入缓存器内的数据会同时(左右声道)门锁于输出缓存器内，再经由控制开关输出。为了在OP1与OP2（见图一）的输出取得最大动态范围，内部偏压电流 I_{BL} 与 I_{BR} 分别加入满刻度电流 I_{FS} 中。以此方法在整个电源供给范围上取得最大动态范围。



图二、输入信号时序图



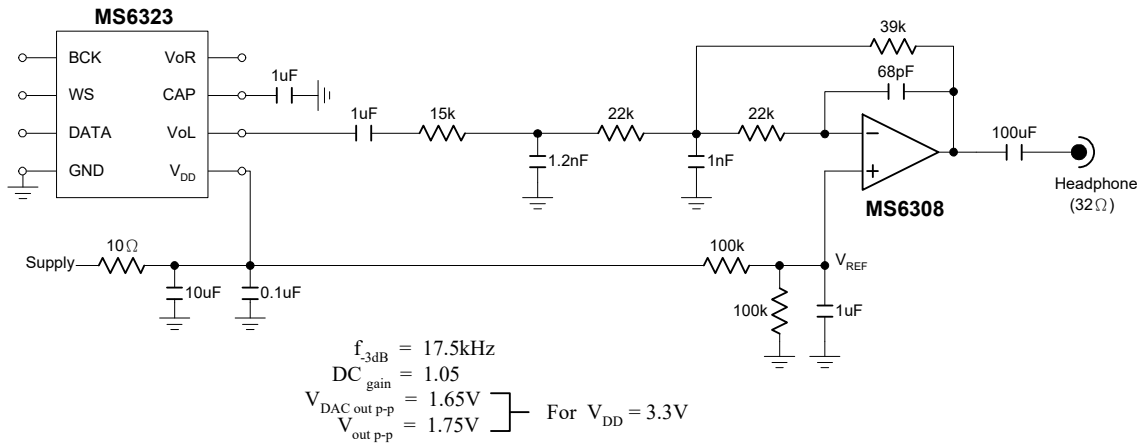
图三、输入信号格式

数据格式 (BCK, WS, DATA)

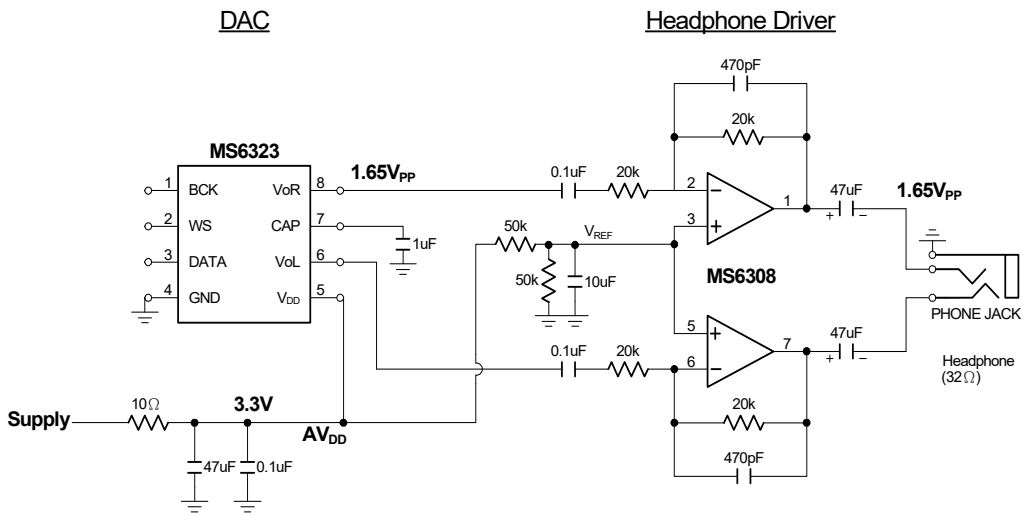
符号	参数	测试条件	最小值	标准值	最大值	单位
V _{IL}	输入低电压准位 (CMOS)	MS6323AS	-	-	0.3V _{DD}	V
	输入低电压准位 (TTL)	MS6323T	-	-	0.8	V
V _{IH}	输入高电压准位 (CMOS)	MS6323AS	0.7V _{DD}	-	-	V
	输入高电压准位 (TTL)	MS6323T	2	-	-	V
I _{IL}	输入泄漏电流 LOW		-	-	10	μA
I _{IH}	输入泄漏电流 HIGH		-	-	10	μA
f _{BCK}	输入频率频率		-	-	18.4	MHz
BR	输入数据位		-	-	18.4	Mbits/s
f _{WS}	输入字符选择		-	-	384	kHz
t _r	上升时间		-	-	12	ns
t _f	下降时间		-	-	12	ns
t _{Cr}	位周期		54	-	-	ns
t _{HB}	高准位时间		15	-	-	ns
t _{LB}	低准位时间		15	-	-	ns
t _{SD}	数据准备时间		12	-	-	ns
t _{HD}	数据位保持时间		2	-	-	ns
t _{HW}	字符选择保持时间		2	-	-	ns
t _{SW}	字符选择准备时间		12	-	-	ns

应用信息

MP3 数字模拟转换方案

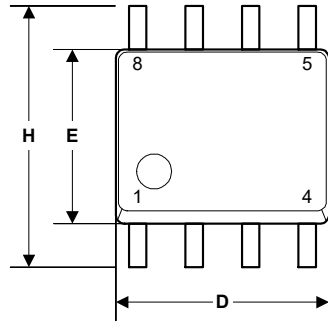


图四、数字转模拟输出三阶低通滤波器 (Smoothing filter)。

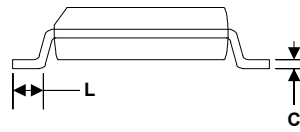
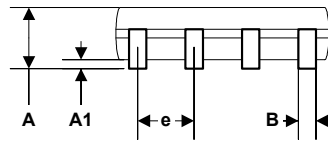


图五、数字转模拟输出一阶低通滤波器。

包装尺寸

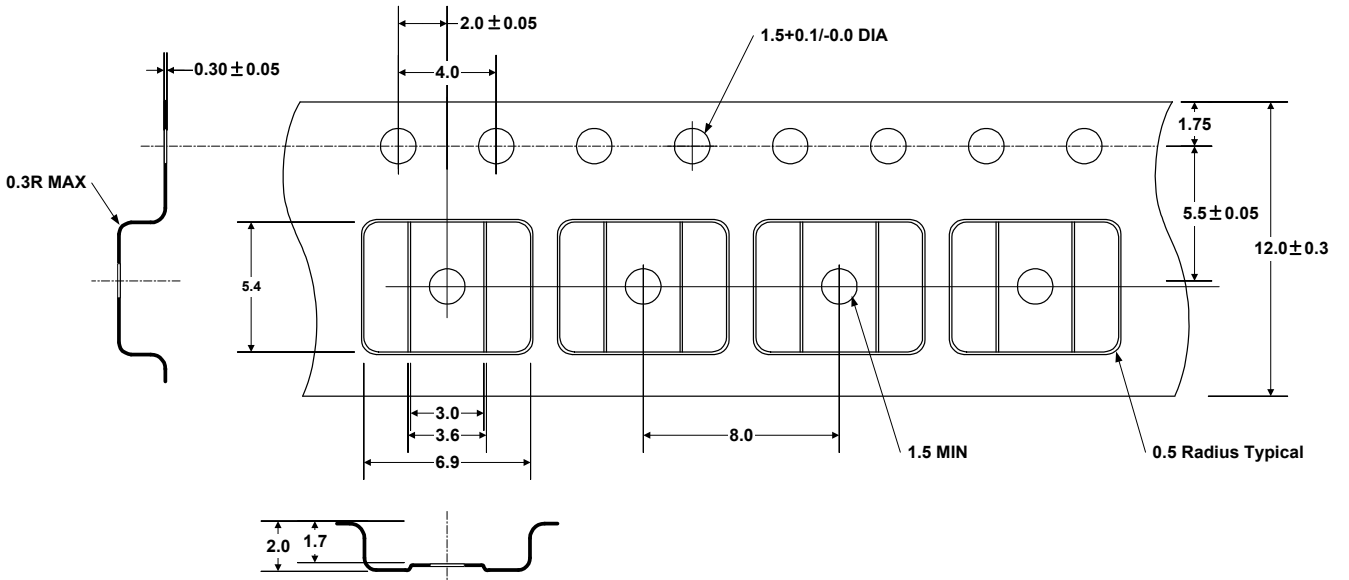


Symbol	Dimension in mm		Dimension in inch	
	Min	Max	Min	Max
A	1.35	1.75	0.0532	0.0688
A1	0.10	0.25	0.0040	0.0098
B	0.33	0.51	0.013	0.020
C	0.19	0.25	0.0075	0.0098
D	4.80	5.00	0.1890	0.1968
H	5.80	6.20	0.2284	0.2440
E	3.80	4.00	0.1497	0.1574
e	1.27 BSC		0.050 BSC	
L	0.40	1.27	0.016	0.050



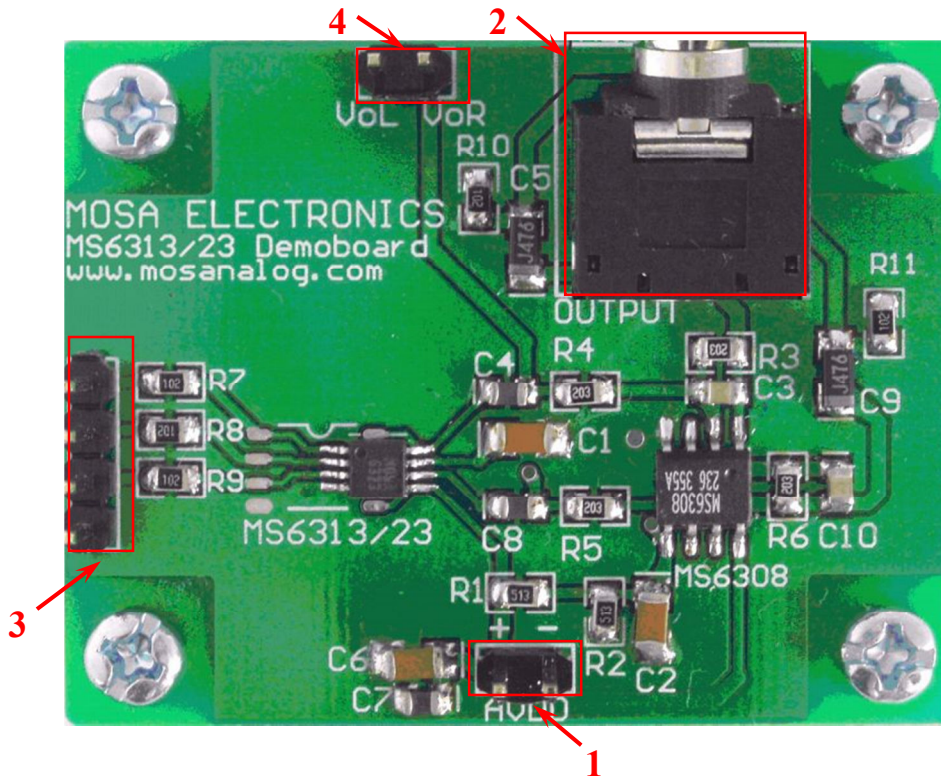
SOP8

卷带式包装 (TAPE & REEL) (单位 : mm)



SOP8

展示版



功能描述

1. 电源输入：VDD使用2.5V~6.5V，极性如面板标示。
2. 耳机座：请接上3.5mm之32Ω耳机。
3. 音源输入：数字音源输入（BCK, WS, DATA）。（音源地线需与展示板连接）
4. MS6323输出脚位，测试用端口。

展示板电路图

