

16位元立體聲音頻數位類比轉換器 (DAC) ，1.6瓦立體聲功率放大器/立體聲耳機放大器

特性

- 工作電壓：2.4V~6.5V。
- THD+N < 0.16% (BTL) 、0.1% (SE) 之輸出功率：
- 16位元數位類比轉換器 (DAC) 。
- 輸入格式：Right justified、Left justified、I²S。
- 串列控制介面：I²C。
- 優異的電源漣波拒斥比(PSRR)。
- 靈活的電源管理。
- 外部零件少。
- 減低POP噪訊之控制。
- 封裝：TSSOP16(帶散熱片)。

模式	負載	5V	3.3V	2.4V
BTL	4Ω	1.6W	0.7W	340mW
	8Ω	0.83W	0.35W	170mW
SE	32Ω	46mW	20mW	10mW

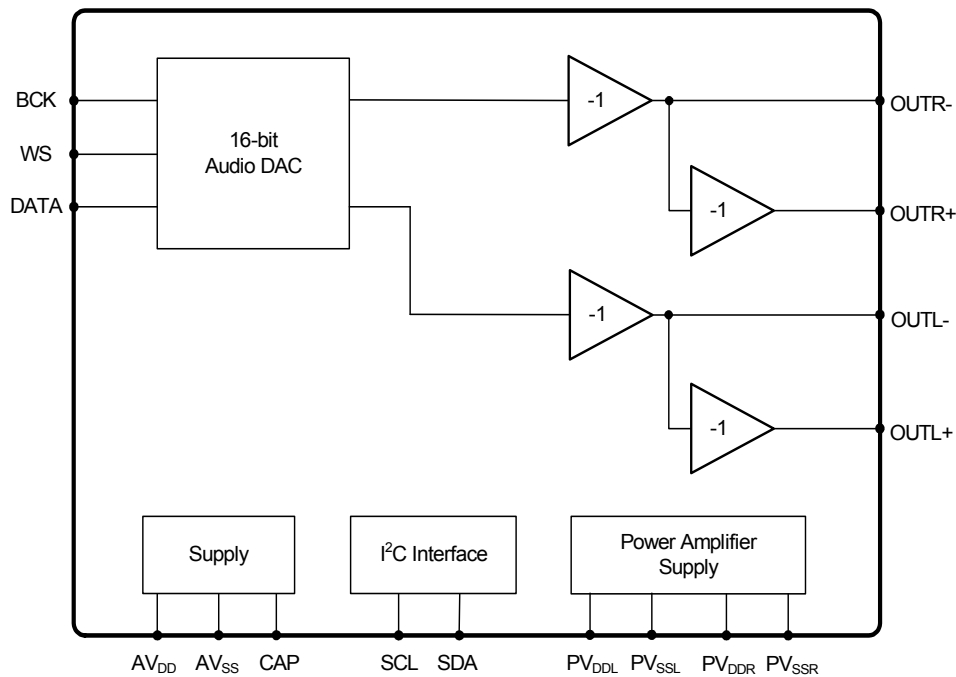
產品應用

- 多媒體系統。
- 可攜式數位產品。

描述

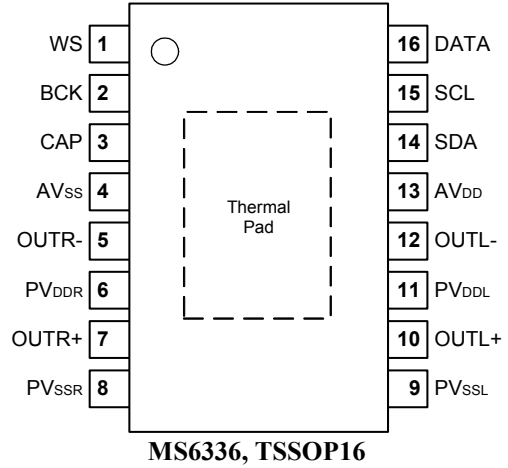
MS6336結合了16位元電壓輸出數位類比轉換器 (DAC)，AB類耳機驅動器與立體聲功率放大器，能驅動兩個4歐姆喇叭 (BTL模式)，功率可達2*1.6瓦，或一組32歐姆立體聲耳機(2*46毫瓦 SE模式)。支援的數位輸入格式有Right justified、Left justified、I²S。MS6336控制介面採I²C匯流排介面容易設定。DAC部份具有精確穩定的電流量，結合極好的對稱解碼方式，保證重現出高品質的音頻訊號。MS6336具有適合於可攜式裝置的優異特性，包含低工作電壓、低功率消耗、靈活的電源管理，極少的外部零件。適合應用於可攜式數位音頻裝置。

方塊圖



腳位配置

符號	腳位	描述
WS	1	數位音頻字元選擇輸入端
BCK	2	數位音頻時脈輸入端
CAP	3	參考電壓 (1/2 V _{DD})
AV _{SS}	4	類比接地
OUTR-	5	BTL右聲道正負端輸出 SE右聲道輸出
PV _{DDR}	6	功率放大器右聲道供給電壓
OUTR+	7	BTL右聲道正端輸出
PV _{SSR}	8	功率放大器右聲道接地
PV _{SSL}	9	功率放大器左聲道接地
OUTL+	10	BTL左聲道正端輸出
PV _{DDL}	11	功率放大器左聲道供給電壓
OUTL-	12	BTL左聲道正負端輸出 SE左聲道輸出
AV _{DD}	13	供給電壓
SDA	14	I ² C 控制資料輸入
SCL	15	I ² C 時脈輸入
DATA	16	數位音頻資料輸入端



MS6336, TSSOP16

註解：1. SE: Single ended. BTL: bridged-tied load.

訂購資訊

封裝形式	產品編號	封裝正印	運送包裝
16Pin TSSOP (lead free)	MS6336TGTR	MS6336G	2.5k Units Tape and Reel
16Pin TSSOP (lead free)	MS6336TGU	MS6336G	90 Units Tube
20Pin SSOP (lead free)	MS6336SSGTR	MS6336G	2k Units Tape and Reel
20Pin SSOP (lead free)	MS6336SSGU	MS6336G	66 Units Tube

遵循RoHS規範

最大容許規格

符號	參數	額定值	單位
V _{DD}	工作電壓	6.5	V
V _{ESD}	抗靜電處理	2000	V
T _{STG}	儲存溫度	-65 to 150	°C
T _A	工作環境溫度	-40 to 85	°C
T _J	最大接合溫度	150	°C
T _S	焊接溫度 (10秒)	260	°C
R _{THJA}	接面熱阻 (介質: 空氣) TSSOP16 (附加散熱片)	51	°C/W

5V電氣特性

(Ta=25°C, V_{DD}=5V, V_{SS}=0V, Sampling rate 4fs, fs= 44.1kHz, f=1kHz)

符號	參數	測試條件	最小值	額定值	最大值	單位
直流特性						
V _{CAP}	參考電壓		0.5V _{DD} -0.05	0.5V _{DD}	0.5V _{DD} +0.05	V
V _{DC}	直流輸出準位		0.5V _{DD} -0.05	0.5V _{DD}	0.5V _{DD} +0.05	V
V _{FSDAC}	滿刻度輸出電壓	V _{FS} =0.72 * V _{DD}	V _{FS} -1.5%	V _{FS}	V _{FS} +1.5%	V
I _Q	靜態電流	Audio code 0000H, BTL	-	12.3	-	mA
		Audio code 0000H, SE		9.5		
		L-ch(R-ch)待機, BTL模式 DAC工作		8		
		L-ch(R-ch)待機, SE模式 DAC工作	-	6.5	-	
I _{PD}	待機電流	All devices power down	-	-	0.3	uA
		All devices power down, except CAP=1/2 VDD		12		
CS	聲道隔離度	BTL模式, R _L =8Ω, V _{FS}	-	95	-	dB
		SE模式, R _L =32Ω, V _{FS}	-	90	-	dB
交流特性						
Res	解析度		-	-	16	bits
PSRR	電源漣波拒斥比	BTL模式, R _L =8Ω C _{BP} =1uF, f=100Hz	-	58	-	dB
		SE模式, R _L =32Ω C _{BP} =10uF, f=100Hz	-	65	-	dB
THD+N	總諧波失真	SE模式, R _L =32Ω, V _{FS}	-	-67	-62	dB
			-	0.0447	0.079	%
S/N	信號雜訊比	SE模式, A-weighting, V _{FS}	86	92	-	dB
P _o	最大輸出功率	BTL模式, R _L = 4Ω THD+N = 0.33%	1.44	1.6	-	W
		BTL模式, R _L = 8Ω THD+N = 0.15 %	0.75	0.83	-	W
		SE模式, R _L = 32Ω THD+N = 0.042%	41.4m	46m	-	W
I²C匯流排輸入						
V _{IH}	輸入高準位		2	-	-	V
V _{IL}	輸入低準位		-	-	0.8	V

3.3V 電氣特性

(Ta=25°C, V_{DD}=3.3V, V_{SS}=0V, Sampling rate 4fs, fs= 44.1kHz, f=1kHz)

符號	參數	測試條件	最小值	額定值	最大值	單位
直流特性						
I _Q	靜態電流	Audio code 0000H, BTL	-	10.9	-	mA
		Audio code 0000H, SE		8.3		
		L-ch(R-ch)待機, BTL模式 DAC工作		6.9		
		L-ch(R-ch)待機, SE模式 DAC工作	-	5.5	-	
交流特性						
THD+N	總諧波失真	SE模式, R _L =32Ω, V _{FS}	-	-65	60	dB
			-	0.0562	0.1	%
P _o	最大輸出功率	BTL模式, R _L = 4Ω THD+N = 0.25%	0.63	0.70	-	W
		BTL模式, R _L = 8Ω THD+N = 0.14 %	0.32	0.35	-	W
		SE模式, R _L = 32Ω THD+N = 0.052%	18m	20m	-	W

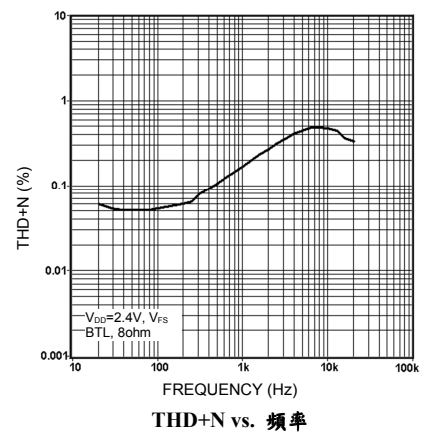
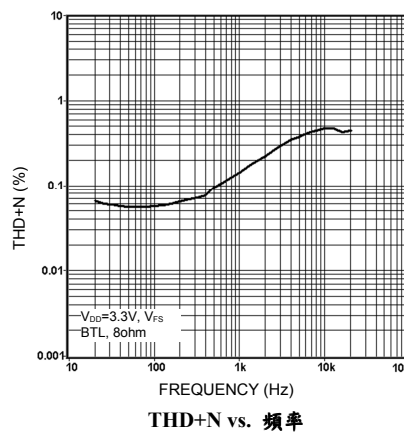
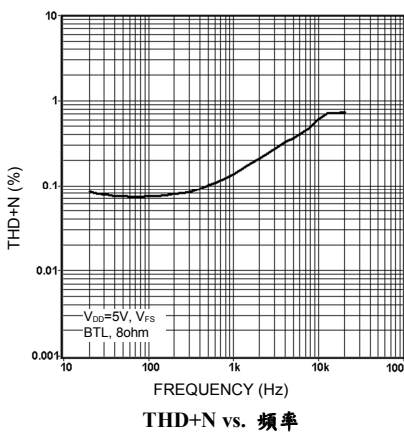
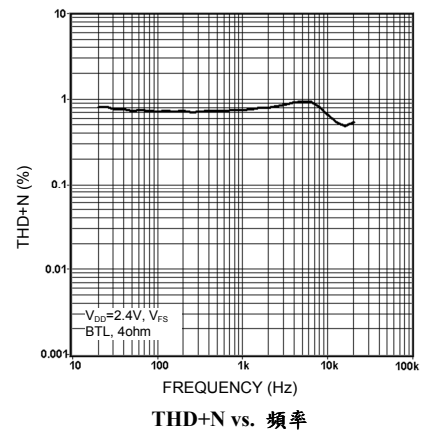
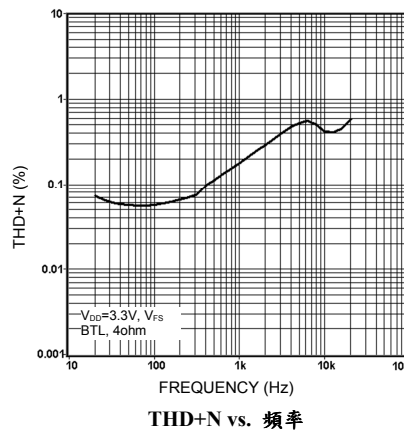
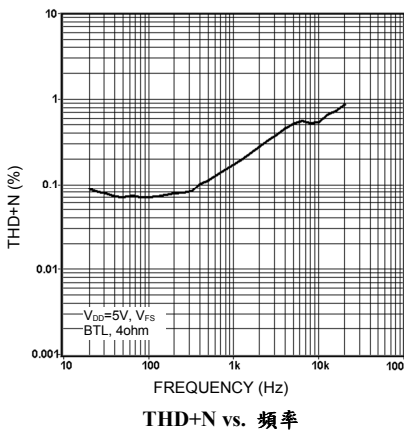
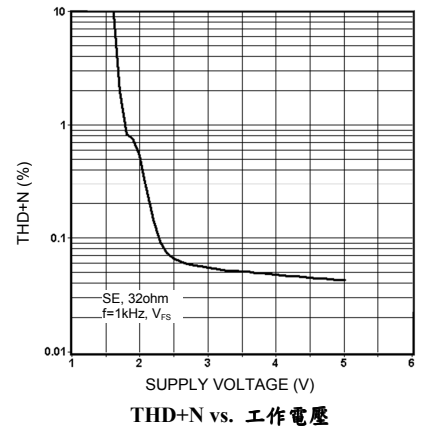
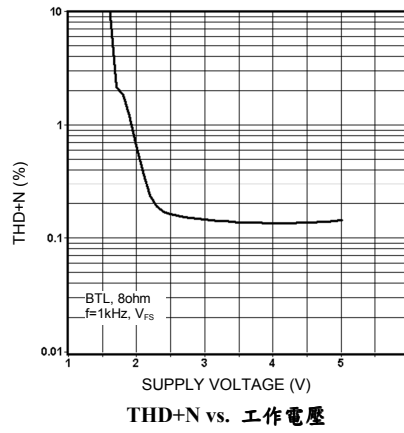
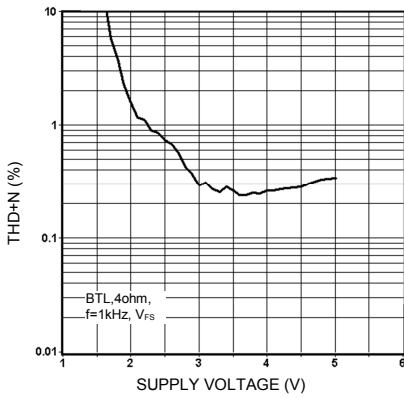
2.4V 電氣特性

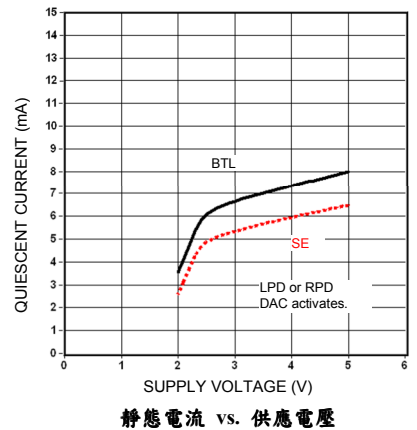
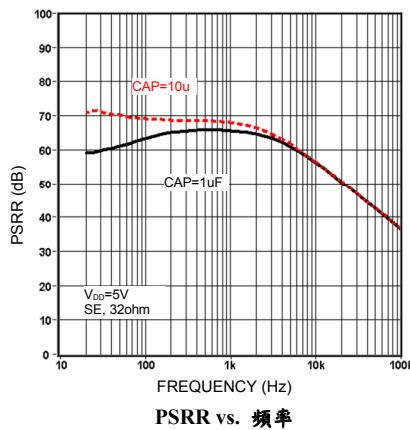
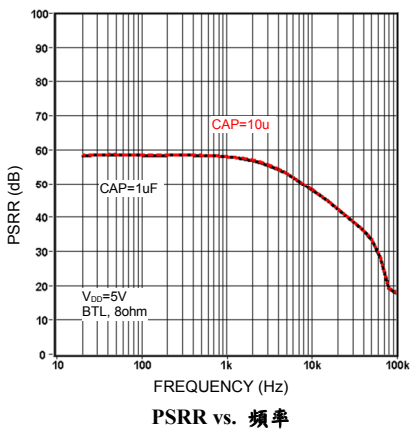
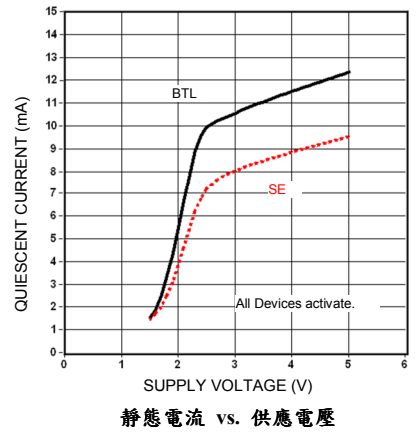
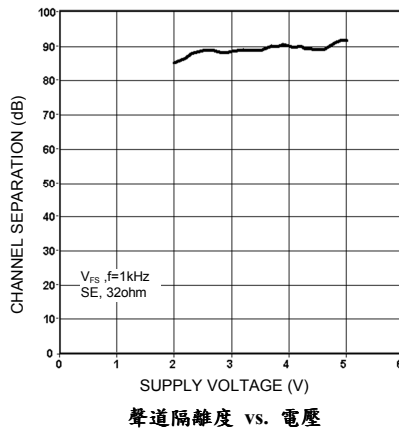
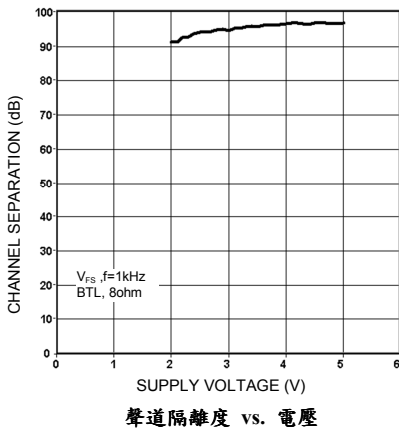
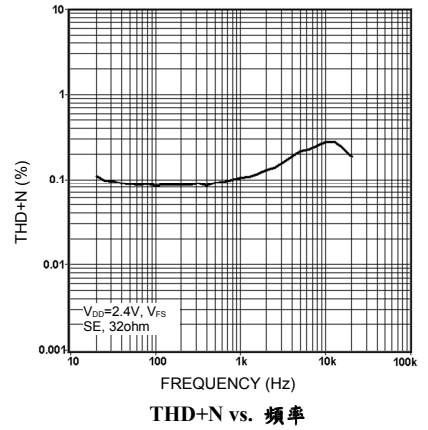
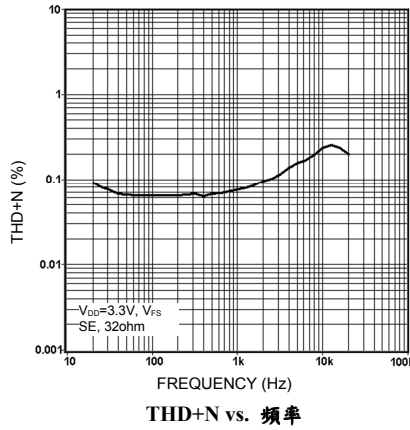
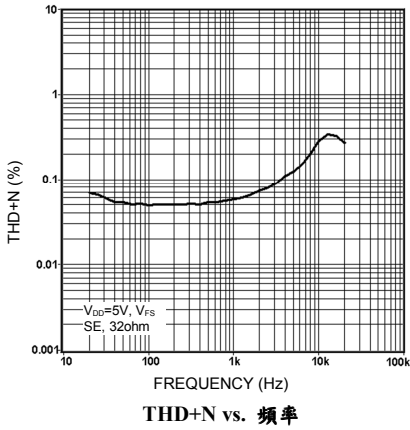
(Ta=25°C, V_{DD}=2.4V, V_{SS}=0V, Sampling rate 4fs, fs= 44.1kHz, f=1kHz)

符號	參數	測試條件	最小值	額定值	最大值	單位
直流特性						
I _Q	靜態電流	Audio code 0000H, BTL	-	9.6	-	mA
		Audio code 0000H, SE		6.8		
		L-ch(R-ch)待機, BTL模式 DAC工作		5.8		
		L-ch(R-ch)待機, SE模式 DAC工作	-	4.7	-	
交流特性						
THD+N	總諧波失真	SE模式, R _L =32Ω, V _{FS}	-	-63	-58	dB
			-	0.071	0.126	%
P _o	最大輸出功率	BTL模式, R _L = 4Ω THD+N = 0.85%	0.31	0.34	-	W
		BTL模式, R _L = 8Ω THD+N = 0.17 %	0.15	0.17	-	W
		SE模式, R _L = 32Ω THD+N = 0.07%	9m	10m	-	W

典型的特性曲線圖

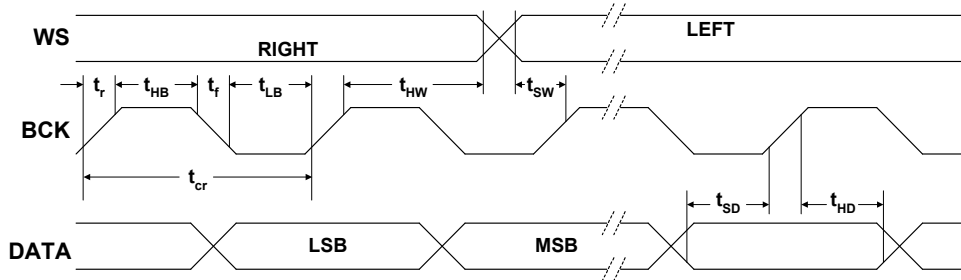
($T_a=25^\circ\text{C}$, sampling rate=4fs, fs= 44.1kHz)





時序與輸入格式

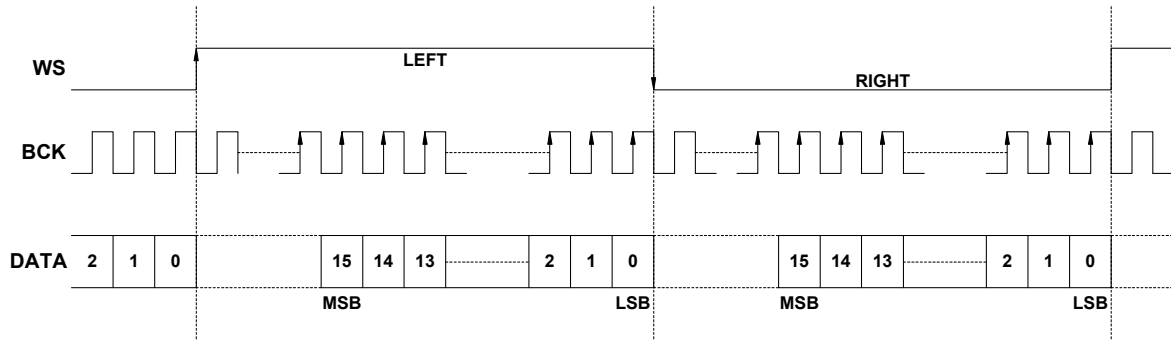
MS6336為16位元的串列輸入格式。左聲道與右聲道採分時多工。輸入格式與時序如圖一、圖二、圖三與圖四所示。



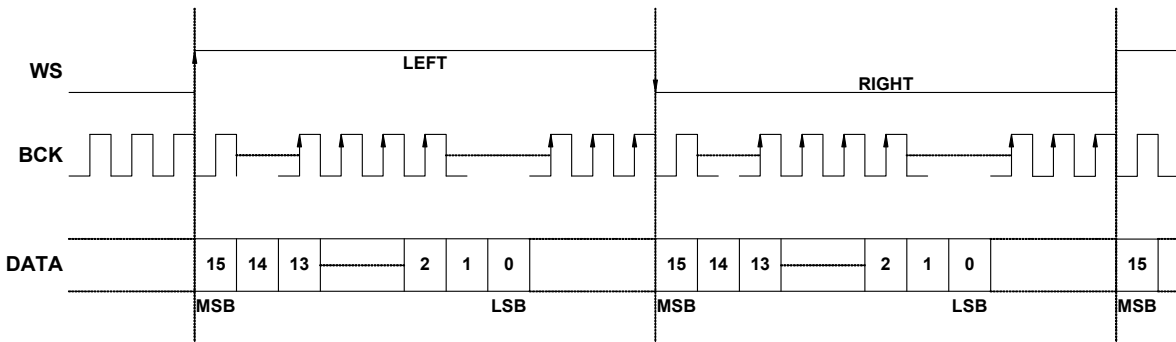
圖一、輸入信號時序圖

資料格式 (BCK, WS, DATA)

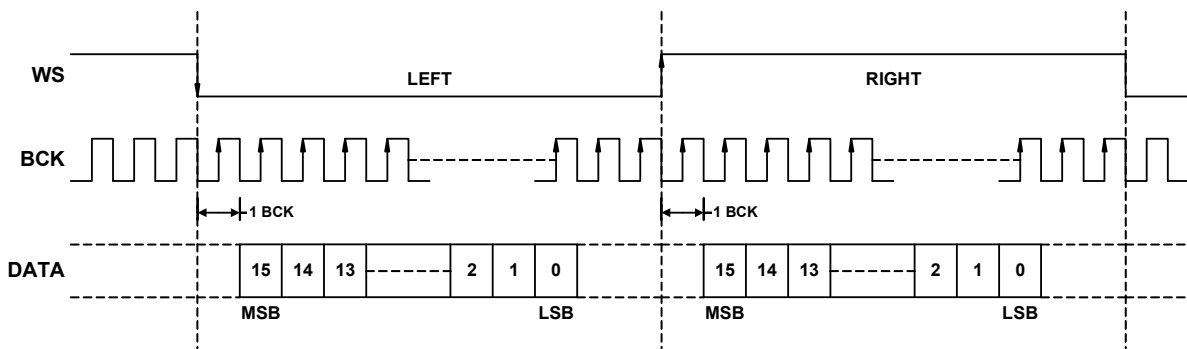
符號	參數	測試條件	最小值	標準值	最大值	單位
V _{IL}	輸入低電壓準位		2	-	-	V
V _{IH}	輸入高電壓準位		-	-	0.8	V
f _{BCK}	輸入時脈頻率		-	-	18.4	MHz
BR	輸入資料位元		-	-	18.4	Mbits/s
f _{WS}	輸入字元選擇		-	-	384	kHz
t _r	上升時間		-	-	12	ns
t _f	下降時間		-	-	12	ns
t _{cr}	位元週期		54	-	-	ns
t _{HB}	高準位時間		15	-	-	ns
t _{LB}	低準位時間		15	-	-	ns
t _{SD}	資料準備時間		12	-	-	ns
t _{HD}	資料位元保持時間		2	-	-	ns
t _{HW}	字元選擇保持時間		2	-	-	ns
t _{SW}	字元選擇準備時間		12	-	-	ns



圖二、輸入信號格式 (Right justified)



圖三、輸入信號格式 (Left justified)

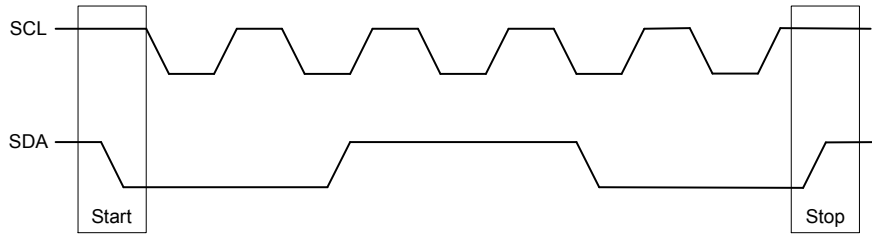


圖四、輸入信號格式 (I²S)

I²C匯流排描述

開始與結束條件

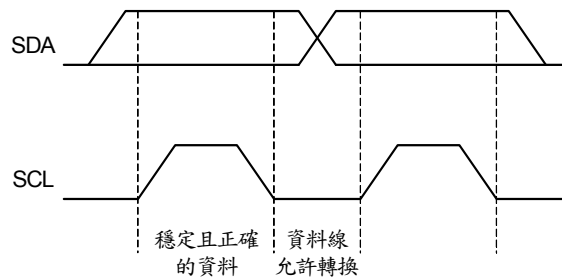
當SCL設定在高準位且SDA由”高準位”轉變為”低準位”時；則表示序列”開始”，而當SCL在高準位且SDA由低準位上升到高準位時；則序列結束。請參考下列時序圖。



SCL：串列時序輸入線，SDA：串列資料輸入線

資料確認 (Data Validity)

當CLK (SCL) 訊號在“高準位”時，資料線 (SDA) 上的資料才會被視為正確且穩定的資料。而只有當CLK訊號在“低準位”時，資料線才可做高、低準位的切換。請參閱下圖：

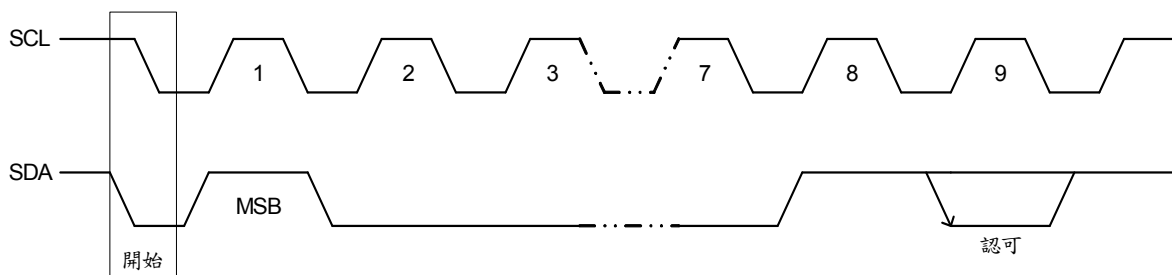


位元組格式 (Byte Format)

每一個傳輸到資料線的位元組(byte)有八個位元(bit)，每一位元組後面需有一“認可”位元，且以最大符號位元(MSB)為首的方式傳送出去。

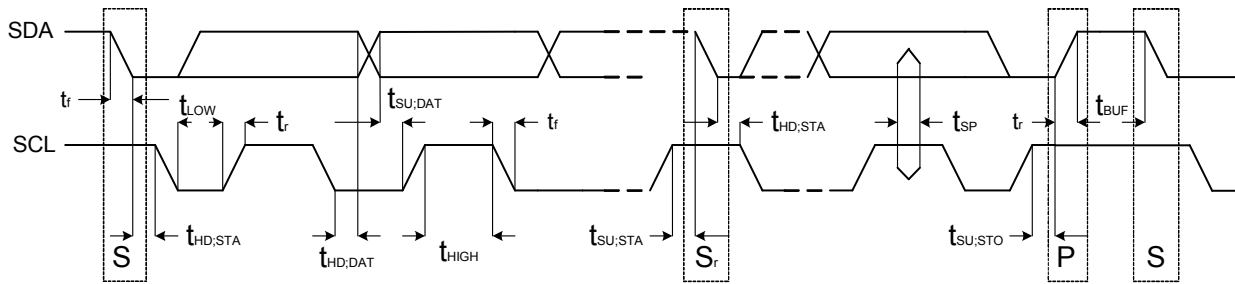
認可信號 (Acknowledge)

在第九個時脈時主體(微處理機)先將SDA設定為電阻性的高準位，若週邊設備(MS6336)認可此信號，則SDA將會被週邊設備拉至低準位，使SDA在此時脈中保持一穩定的低準位狀態。請參閱下圖：



這個已被定址的設備在收到每一位元組(BYTE)後，即產生一“認可”的動作；否則在第九個時脈(CLOCK)的時間內SDA將會一直保持著高準位狀態。

SDA與SCL時序圖

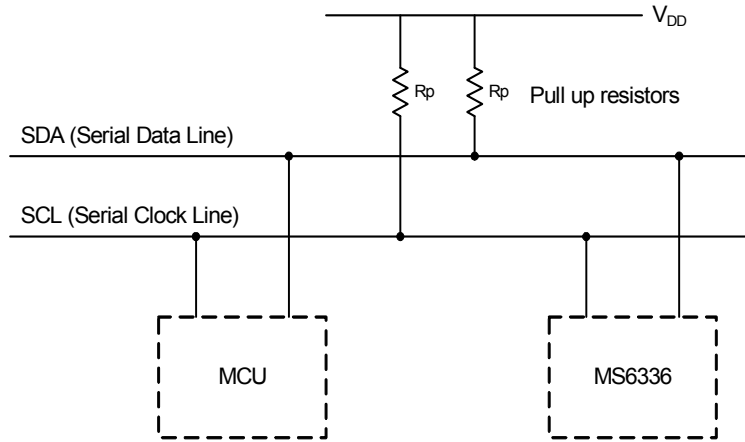


標準模式

符號	參數	最小值	最大值	單位
f_{SCL}	SCL 時脈頻率	0	100	kHz
$t_{HD:STA}$	開始狀態保持時間之後將產生第一個脈波	4.0	-	us
t_{LOW}	SCL的低準位時間週期	4.7	-	us
t_{HIGH}	SCL的高準位時間週期	4.0	-	us
$t_{SU:STA}$	重新送一開始狀態前的準備時間	4.7	-	us
$t_{HD:DAT}$	I ² C匯流排資料的資料鎖定時間	0	3.45	us
$t_{SU:DAT}$	資料準備時間	250	-	ns
t_r	SDA與SCL信號的上升時間	-	1000	ns
t_f	SDA與SCL信號的落下時間	-	300	ns
$t_{SU:STO}$	結束狀態的準備時間	4.0	-	us
t_{BUF}	開始與結束狀態間的自由時間	4.7	-	us
C_b	一個匯流排的電容負載	-	400	pF
V_{nL}	每連接一個裝置的低準位雜訊邊限(包含滯後現象)	$0.1V_{DD}$	-	V
V_{nH}	每連接一個裝置的高準位雜訊邊限(包含滯後現象)	$0.2V_{DD}$	-	V

匯流排介面

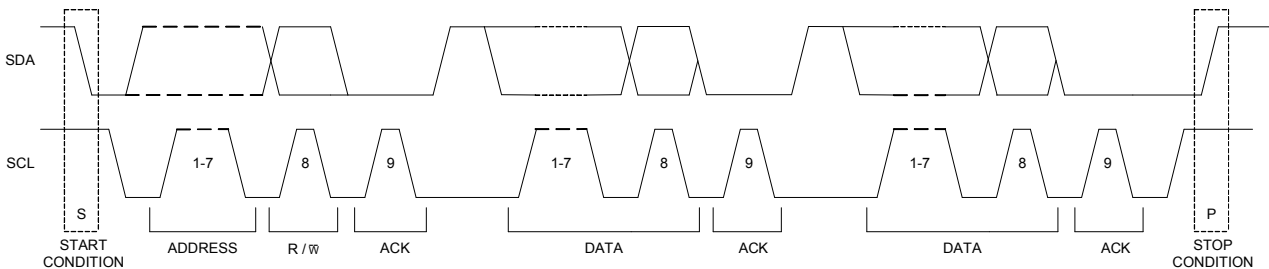
藉由SDA和SCL匯流排，可讓微處理機將資料傳輸到MS6336。因此，SDA和SCL便構成此序列匯流排介面。



介面協定 (Interface Protocol)

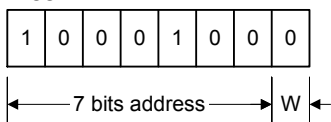
I²C傳輸格式由以下要素所組成：

- 起始位元。
- 晶片位址位元組，LSB為讀寫控制位元（寫：0，讀：1）。
- 認可位元（ACK）。
- 資料序列（N組 位元組+ACK）。
- 結束位元。



I²C 晶片位址

88H

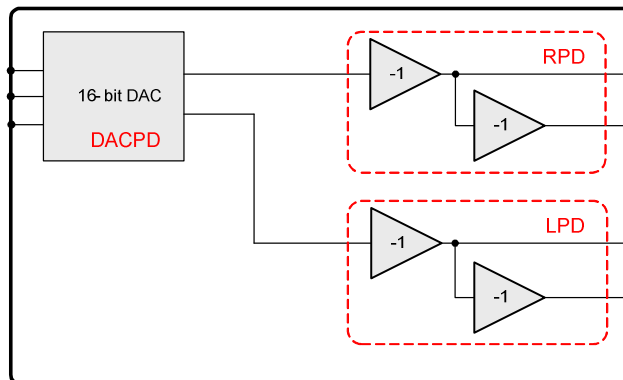


I²C資料位元組描述

MSB							LSB		功能
1	1	0	DAC PD	RPD	LPD	PDPR	CAP PD	待機模式	
1	1	1	S/B	DAC MUTE	DAC MUTE	AF1	AF0	輸出模式 (BTL/SE), DAC MUTE 與數位音源格式	

待機模式									
MSB							LSB		功能
1	1	0	DAC PD	RPD	LPD	PDPR	CAP PD	電源模式選擇與管理	
			0					DAC 動作	
			1					DAC 待機	
				0				選擇右聲道輸入進入工作模式	
				1				選擇右聲道輸入進入待機模式	
					0			選擇左聲道輸入進入工作模式	
					1			選擇左聲道輸入進入待機模式	
						0		關閉待機準備動作	
						1		啟動待機準備動作	
							0	設置參考電壓至1/2 V _{DD}	
							1	參考電壓降至地	

預設狀態：DACPD = LPD = RPD = PDPR = CAPPD = 1, Code = 11011111 (0xdf)



輸出模式 (SE/BTL), 混合控制與數位音源格式									
MSB							LSB		功能
1	1	1	B/S	DAC Mute	DAC Mute	AF1	AF0	輸出模式 (BTL/SE), 靜音控制與數位音源格式	
			0					輸出模式設定為BTL模式	
			1					輸出模式設定為SE模式	
				0	0			DAC MUTE ON	
				1	1			DAC MUTE OFF	
						0	0	Right justified format	
						1	0	Left justified format	
						X	1	I2S format	

預設狀態：Code = 11100000 (0xE0)

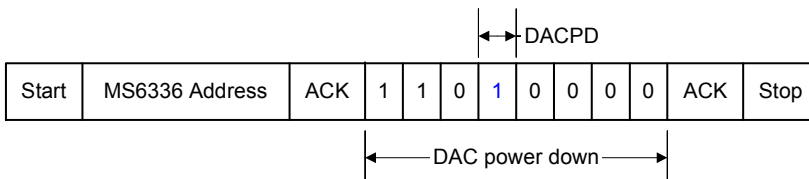
I²C 預設狀態

MSB							LSB	功能	預設狀態
1	1	0	1	1	1	1	1	待機模式	全部待機
1	1	1	0	0	0	0	0	輸出模式 (SE/BTL)，數位音源格式	BTL, RJF

I²C 範例

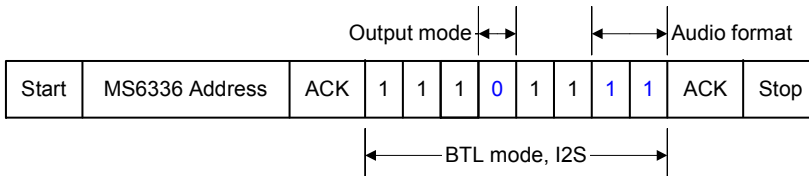
待機模式

設定DAC為待機狀態。



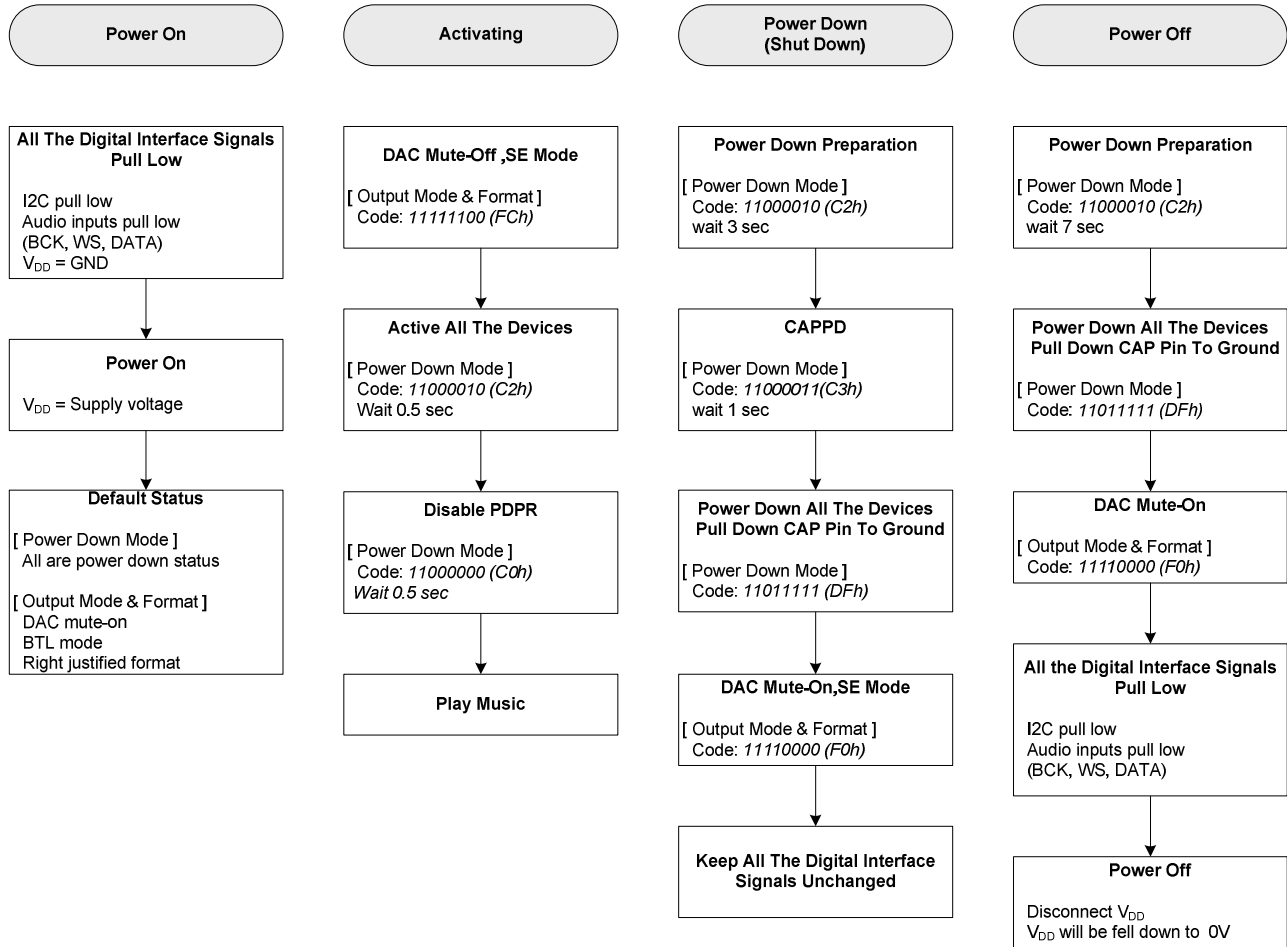
輸出模式，數位音源格式設定

設置輸出為BTL模式，輸入格式為I2S。

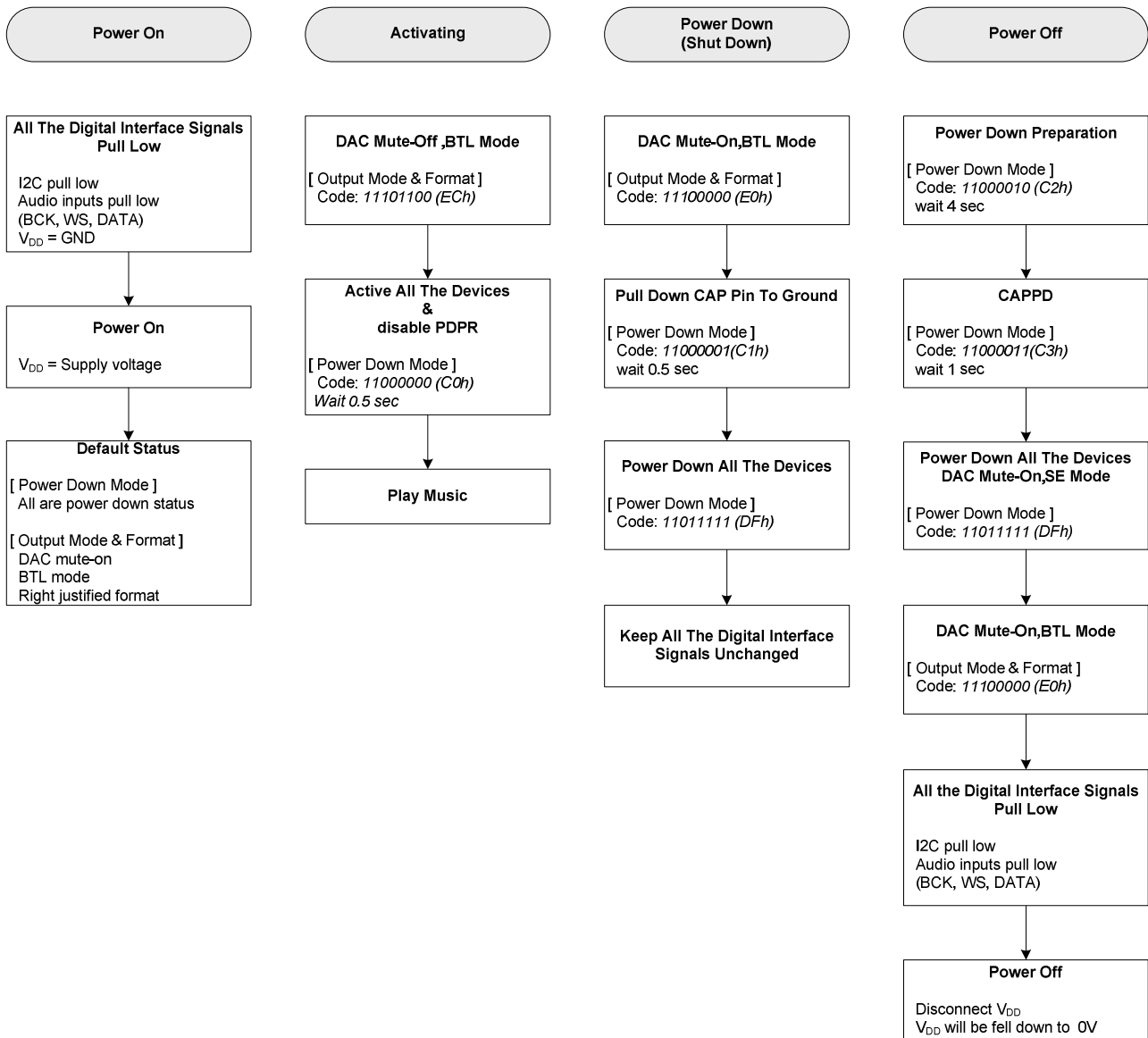


操作程序

HP 模式

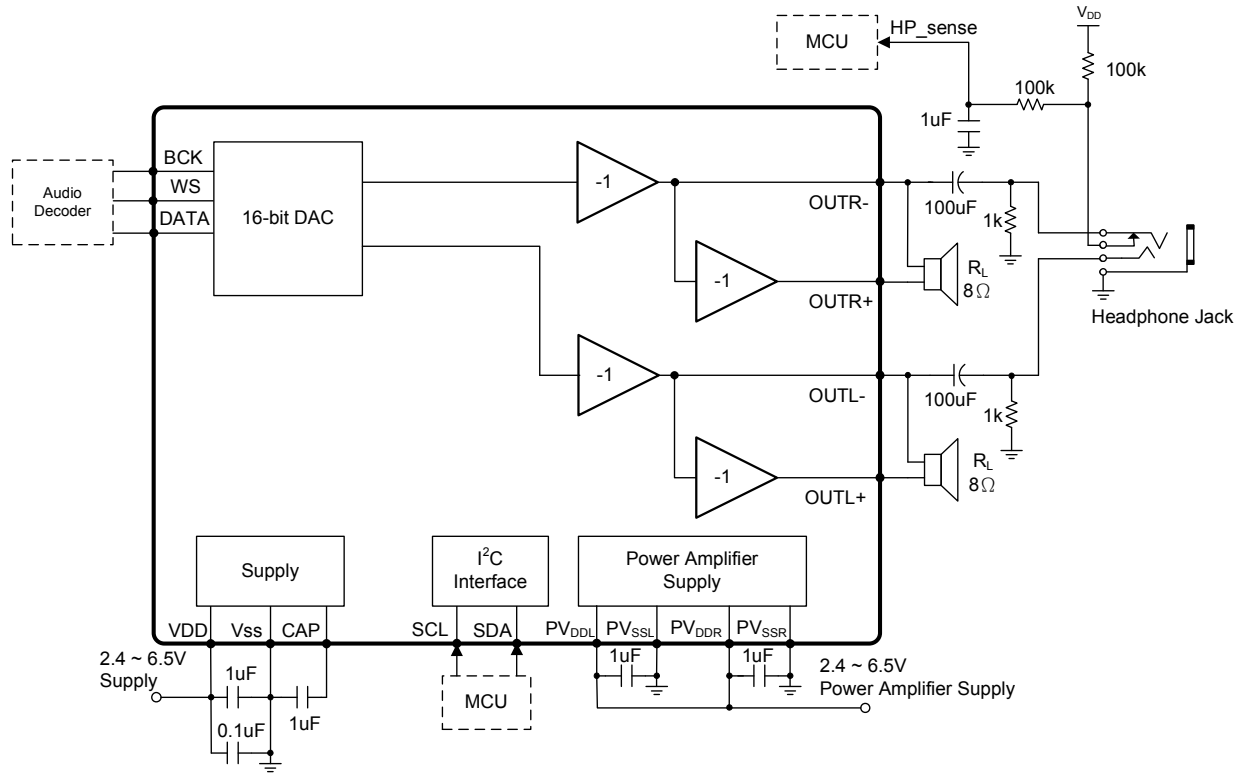


BTL模式



應用資訊

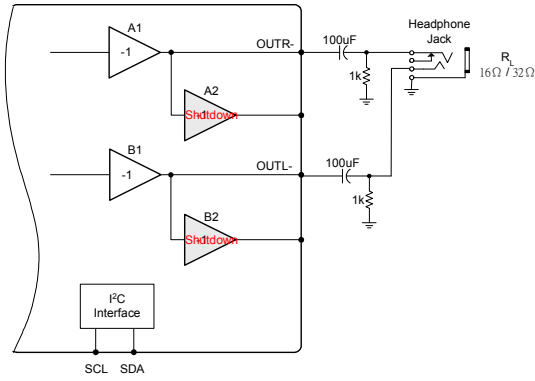
基本應用電路



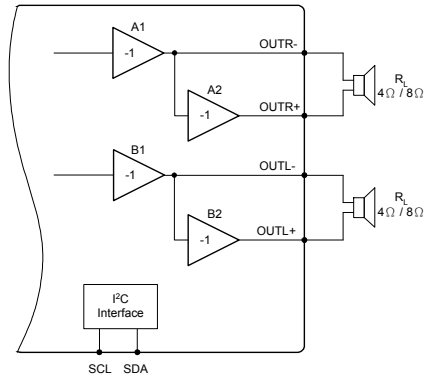
基本應用電路

SE模式與BTL模式操作（輸出模式）

如下圖所示，在SE模式，MS6336中的A1與B1為獨立的放大器。A2與B2待機為高輸出阻抗。在BTL模式，音頻訊號由-INA（-INB）腳位到A1（B1）的反向輸入端。A2（B2）由兩個固定的內部電阻構成 $A_v = -1$ 之閉迴路增益。A1（B1）與A2（B2）的輸出即用來驅動BTL輸出。輸出模式切換則以I²C控制。



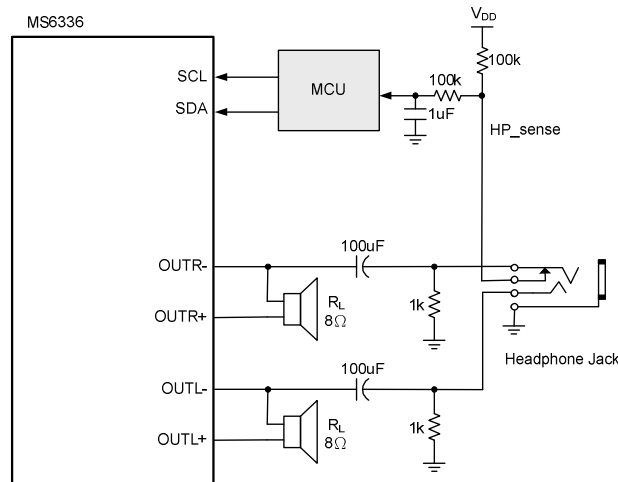
SE模式



BTL模式

耳機偵測

MS6336採數位方式控制輸出模式（BTL或SE）切換，不具有機械式偵測腳位，因此若要做機械式偵測來控制輸出模式，需將耳機之機械偵測腳位連接到MCU作判斷，再行控制，如下圖所示，當耳機接上時HP_sense為高準位，無耳機時則為低準位（實際依耳機規格而定）。



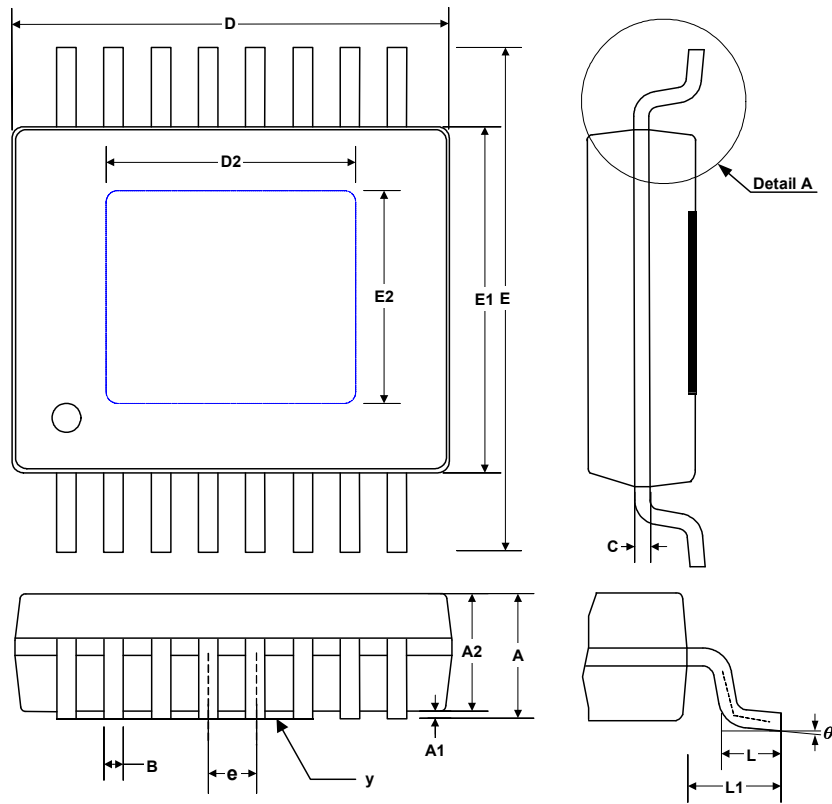
散熱片的使用方法

MS6336封裝具有底部散熱片。散熱片必須焊於PC板的接地，使IC產生的熱能傳導至PC板的裸銅面，增加的散熱面積與周圍進行熱對流有效提高散熱效率。

PC板上層若無裸銅面，則可以於散熱片底部增加數個直徑約13mil的貫孔，將熱傳導至PC板底層，若貫孔充滿錫膏，可增加熱傳導效率。

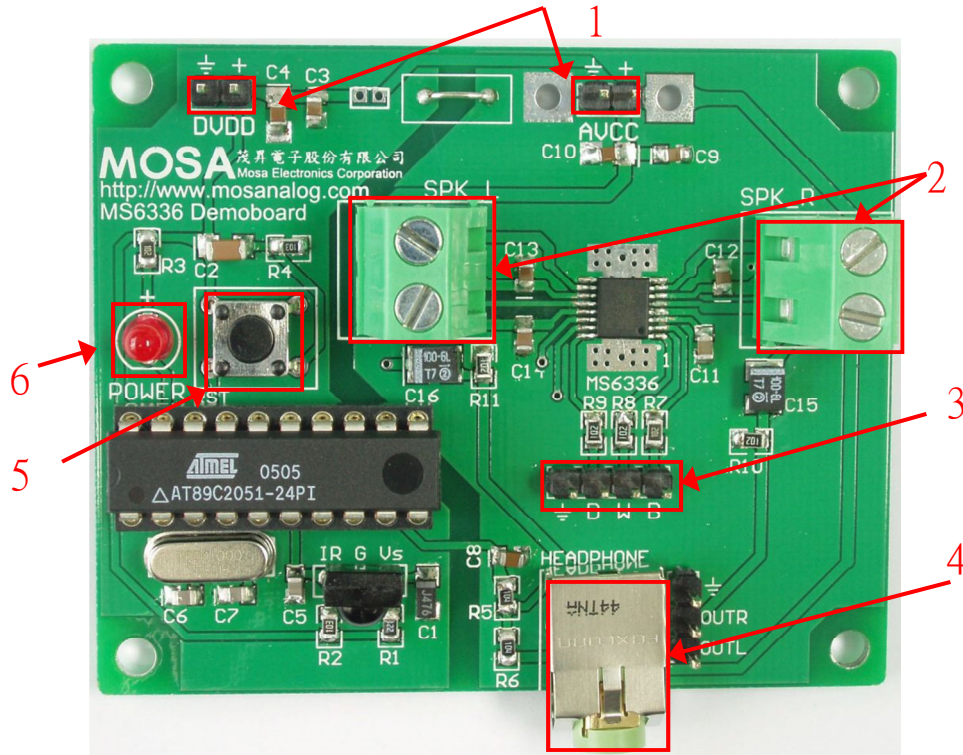
封裝尺寸

TSSOP16 (含散熱片)



Symbol	Dimension in mm			Dimension in inches		
	Min	Nom	Max	Min	Nom	Max
A	-	-	1.15	-	-	0.045
A1	0.00	-	0.10	0.000	-	0.004
A2	0.80	1.00	1.05	0.031	0.039	0.041
b	0.19	-	0.30	0.007	-	0.012
C	0.09	-	0.20	0.004	-	0.008
D	4.90	5.00	5.10	0.193	0.197	0.201
D2	3.7	3.8	3.9	0.146	0.150	0.154
E	6.20	6.4	6.60	0.244	0.252	0.260
E1	4.30	4.40	4.50	0.169	0.173	0.177
E2	2.7	2.8	2.9	0.106	0.110	0.114
e	-	0.65	-	-	0.026	-
L	0.45	0.60	0.75	0.018	0.024	0.030
L1	0.90	1.00	1.10	0.035	0.039	0.043
θ	0°	-	8°	0°	-	8°
y	-	-	0.10	-	-	0.004

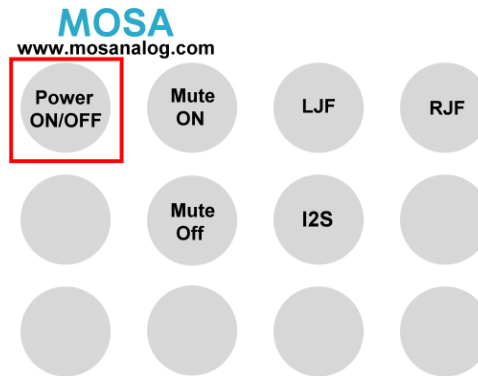
展示版



版面說明:

1. 電源輸入：DVDD 與 AVCC 使用相同電壓值（2.4V~6.5V），極性如面板標示。
2. Speaker 輸出端：請接上欲測試之 Speaker 或相對應阻值之高功率電阻，測試 Speaker 端時，Head phone 端請保持淨空。
3. 數位音源輸入端：請連接於數位訊號源。
4. Head phone 輸出端：欲測試 Head phone 端時，請接上規格 3.5mm, 負載 32Ω 之耳機。
5. 重置鍵：此鍵為微處理器之重置鍵，按下此鍵微處理器之 I/O 埠皆重置為預設值，若非 必要請按正常開關機程式執行。
6. LED 指示燈：輔助燈號。

遙控器說明：



MS6336

16-bit Audio DAC integrated Dual 2W Power Amplifiers

Power ON/OFF：

系統開關，未啟動時無法使用其餘功能鍵，在啟動狀態下，此鍵為關閉鍵，系統啟動時狀態會置於預設值（Mute ON、RJF）。

啟動時輔助燈號閃爍兩次並保持在亮的狀態，關閉時輔助燈號閃爍4次後熄滅。操作時當接收到遙控訊號時會閃爍一次。

I2S/LJF/RJF：

數位音源格式選擇，I2S、LJF（Left justified）、RJF（Right justified）。

Mute ON/OFF：靜音控制鍵

靜音鍵，靜音ON/OFF。

電路圖

