

四组立体声音源输入，16位立体声音频数字模拟转换器 (DAC)，两瓦立体声功率放大器，具有音量控制

特性

- 工作电压：2.4V ~ 6.5V。
- THD+N = 1% 之输出功率（立体声输入）：

模式	负载	5V	3.3V	2.4V
BTL	4Ω	2W	0.8W	360mW
	8Ω	1.3W	0.53W	250mW
- THD+N = 0.16% 之输出功率（DAC输入）：

模式	负载	5V	3.3V	2.4V
BTL	4Ω	1.6W	0.7W	340mW
	8Ω	0.83W	0.35W	170mW
- 音量控制范围：
增益：0dB ~ 21dB，3dB/阶。
衰减：0dB ~ -77.5dB，1.25dB/阶。
- 四组立体声音源输入（可与DAC合成）。
- 16位数字模拟转换器（DAC）。
- 输入格式：Right justified、Left justified、I²S。
- 控制接口：I²C。
- 优异的电源涟波拒斥比（PSRR）。
- 灵活的电源管理。
- 外部零件少。
- 减低POP噪讯之控制。
- 封装：TSSOP28（Thermal）。

产品应用

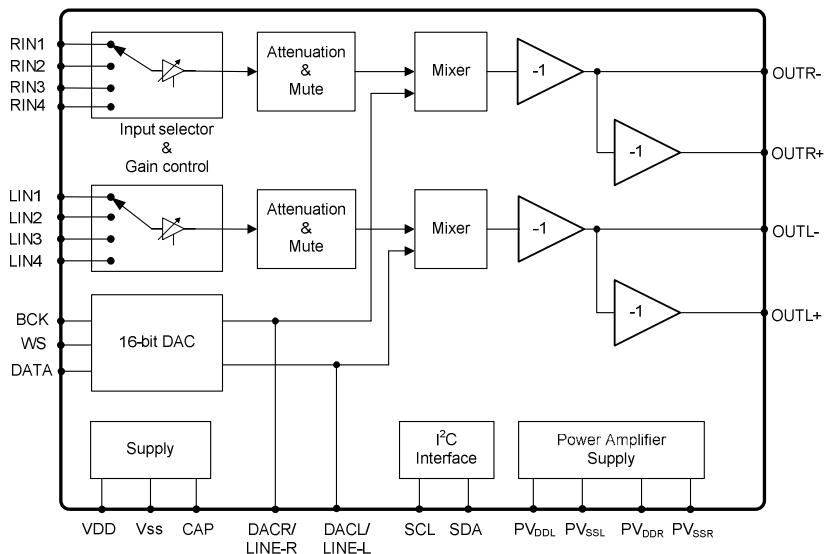
- 多媒体系统。
- 便携式数字产品。

描述

MS6821结合了16位电压输出数字模拟转换器（DAC）、AB类耳机驱动器与立体声功率放大器，能驱动一组立体声4欧姆喇叭（BTL模式），功率可达2瓦，或一组32欧姆立体声耳机（2*90毫瓦 SE模式）。支持的数字输入格式有Right justified、Left justified、I²S。四组立体声输入具有增益选择（0dB ~ 21dB）与音量衰减（0dB ~ -77.5dB）。MS6821控制接口采I²C总线接口，容易设定。DAC部份具有精确稳定的电流量，结合极好的对称译码方式，保证重现出高质量的音频讯号。

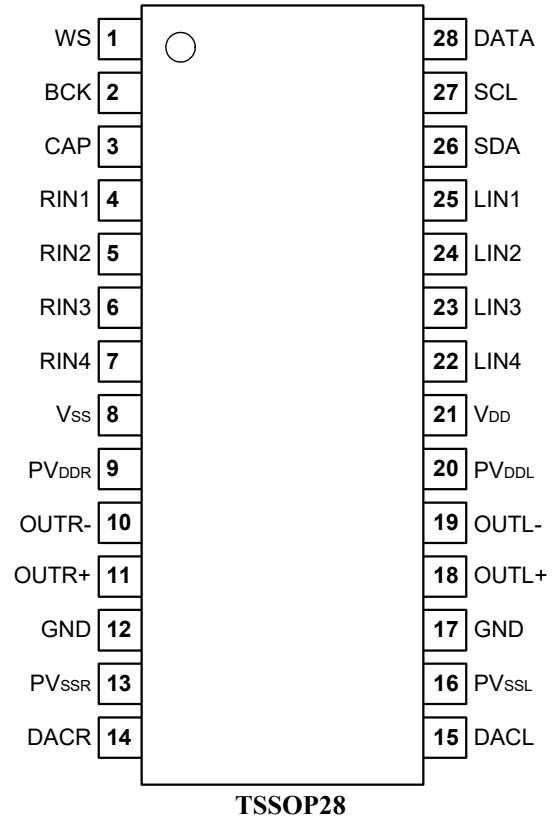
MS6821具有适合于便携设备的优异特性，包含低工作电压、低功率消耗、灵活的电源管理，极少的外部零件，小型封装TSSOP28（带有散热片）。适合应用于便携式数字音频装置。

方块图



脚位配置

符号	脚位	描述
WS	1	数字音频字符选择输入端
BCK	2	数字音频频率输入端
CAP	3	参考电压 (1/2 V _{DD})
RIN1	4	右声道音源输入1
RIN2	5	右声道音源输入2
RIN3	6	右声道音源输入3
RIN4	7	右声道音源输入4
V _{SS}	8	接地
PV _{DDR}	9	功率放大器右声道供给电压
OUTR-	10	BTL右声道负端输出 SE右声道输出
OUTR+	11	BTL右声道正端输出
GND	12	接地
PV _{SSR}	13	功率放大器右声道接地
DACR	14	DAC 右声道输出
DACL	15	DAC 左声道输出
PV _{SSL}	16	功率放大器左声道接地
GND	17	接地
OUTL+	18	BTL左声道正端输出
OUTL-	19	BTL左声道正负端输出 SE左声道输出
PV _{DDL}	20	功率放大器左声道供给电压
V _{DD}	21	供给电压
LIN4	22	左声道音源输入4
LIN3	23	左声道音源输入3
LIN2	24	左声道音源输入2
LIN1	25	左声道音源输入1
SDA	26	I ² C 控制数据输入
SCL	27	I ² C 频率输入
DATA	28	数字音频数据输入端



批注：1. SE: Single ended. BTL: bridged-tied load.

订购信息

封装形式	产品编号	封装正印	运送包装
28Pin TSSOP (lead free)	MS6821TGTR	MS6821G	2.5k Units Tape and Reel
28Pin TSSOP (lead free)	MS6821TGU	MS6821G	50Units Tube

遵循RoHS规范

最大容许规格

符号	参数	额定值	单位
V _{DD}	工作电压	6.5	V
V _{ESD}	抗静电处理	2000	V
T _{STG}	储存温度	-65 to 150	°C
T _A	工作环境温度	-40 to 85	°C
T _J	最大接合温度	150	°C
T _S	焊接温度 (10秒)	260	°C
R _{THJA}	接面热阻 (介质: 空气) TSSOP28 (附加散热片)	51	°C/W

5V电气特性

(T_a=25°C, V_{DD}=5V, V_{SS}=0V, f=1kHz)

符号	参数	测试条件	最小值	额定值	最大值	单位
直流特性						
V _{CAP}	参考电压		0.5V _{DD} -0.05	0.5V _{DD}	0.5V _{DD} +0.05	V
V _{DC}	直流输出准位		0.5V _{DD} -0.05	0.5V _{DD}	0.5V _{DD} +0.05	V
I _Q	静态电流	All devices are active, BTL	-	13.0	-	mA
		All devices are active, SE	-	9.8	-	
		DAC PD, BTL	-	9.9	-	
		DAC PD, SE	-	6.7	-	
		L-ch (R-ch) PD, BTL DAC active	-	8.2	-	
		L-ch (R-ch) PD, SE DAC active	-	6.6	-	
		Only DAC is active	-	3.2	-	
I _{PD}	待机电流	All devices power down	-	-	0.3	uA
		All devices power down, except CAP=1/2 VDD		12		
ATT	静音衰减				-90	dB
G _{RAN}	增益/衰减控制范围	最大增益	0	-	21	dB
		最大衰减	-77.5		0	dB
G _{STEP}	增益控制分辨率		-	3	-	dB
A _{STEP}	衰减控制分辨率		-	1.25	-	dB
E _{GA}	增益/衰减控制误差		-	0.3	-	dB
V _{I2CH}	串行接口输入高准位		2			V
V _{I2CL}	串行接口输入低准位				0.8	V

交流特性 (立体声输入)						
PSRR	电源涟波拒斥比	BTL模式, $R_L=8\Omega$ $C_{BP}=1\mu F$, $f=100\text{Hz}$	-	61	-	dB
		SE模式, $R_L=32\Omega$ $C_{BP}=10\mu F$, $f=100\text{Hz}$	-	65	-	dB
CS	声道隔离度	BTL模式, $R_L=8\Omega$ $P_o=1\text{W}$	-	78	-	dB
		SE模式, $R_L=32\Omega$ $P_o=60\text{mW}$	-	81	-	dB
THD+N	总谐波失真	SE模式, $R_L=32\Omega$, 60mW	-	-65	-	dB
			-	0.0562	-	%
S/N	信号噪声比	SE模式, A-weighting, 75mW	-	93	-	dB
Po	最大输出功率 (立体声输入)	BTL模式, $R_L = 4\Omega$ THD+N = 1%	-	2	-	W
		BTL模式, $R_L = 8\Omega$ THD+N = 1%	-	1.3	-	W
		SE模式, $R_L = 32\Omega$ THD+N = 1%	-	93m	-	W
音频数字模拟转换特性(Sampling rate 4fs, fs= 44.1kHz)						
Res	分辨率		-	-	16	bits
V_{FSDAC}	满刻度输出电压	$V_{FS}=0.72 * V_{DD}$	$V_{FS}-1.5\%$	V_{FS}	$V_{FS}+1.5\%$	V
PSRR	电源涟波拒斥比	CAP=1uF (200Hz)		66		dB
		CAP=10uF (200Hz)		67		dB
CS	声道隔离度			88		dB
THD+N	总谐波失真	DAC输出, $R_L=1\text{k}\Omega$, V_{FS}	-	-67	-62	dB
			-	0.0447	0.079	%
S/N	信号噪声比	DAC输出, $R_L=1\text{k}\Omega$, V_{FS} A-weighting	86	90	-	dB
DACPo	最大输出功率 (DAC输入)	BTL模式, $R_L = 4\Omega$ THD+N < 0.33%	1.44	1.6	-	W
		BTL模式, $R_L = 8\Omega$ THD+N < 0.15 %	0.75	0.83	-	W
		SE模式, $R_L = 32\Omega$ THD+N < 0.042%	41.4m	46m	-	W

PD: Power Down SE: Single Ended. BTL: Bridged-Tied Load

3.3V电气特性

(Ta=25°C, V_{DD}=3.3V, V_{SS}=0V, f=1kHz)

符号	参数	测试条件	最小值	额定值	最大值	单位
直流特性						
I _Q	静态电流	All devices are active, BTL	-	11.5	-	mA
		All devices are active, SE	-	8.5	-	
		DAC PD, BTL	-	9	-	
		DAC PD, SE	-	6	-	
		L-ch (R-ch) PD, BTL DAC active	-	7.1	-	
		L-ch (R-ch) PD, SE DAC active	-	5.6	-	
		Only DAC is active	-	2.6	-	
交流特性 (立体声输入)						
THD+N	总谐波失真	SE 模式, R _L =32Ω, 35mW	-	-67	60	dB
			-	0.0447	0.1	%
P _o	最大输出功率 (立体声输入)	BTL 模式, R _L = 4Ω THD+N = 1%	-	0.8	-	W
		BTL 模式, R _L = 8Ω THD+N = 1%	-	0.53	-	W
		SE 模式, R _L = 32Ω THD+N = 0.1%	-	35m	-	W
音频数字模拟转换特性(Sampling rate 4fs, fs= 44.1kHz)						
THD+N	总谐波失真	DAC 输出, R _L =1kΩ, V _{FS}	-	-66	60	dB
			-	0.05	0.1	%
DACP _o	最大输出功率 (DAC输入)	BTL 模式, R _L = 4Ω THD+N = 0.25%	0.63	0.70	-	W
		BTL 模式, R _L = 8Ω THD+N = 0.14 %	0.32	0.35	-	W
		SE 模式, R _L = 32Ω THD+N = 0.052%	18m	20m	-	W

2.4V电气特性

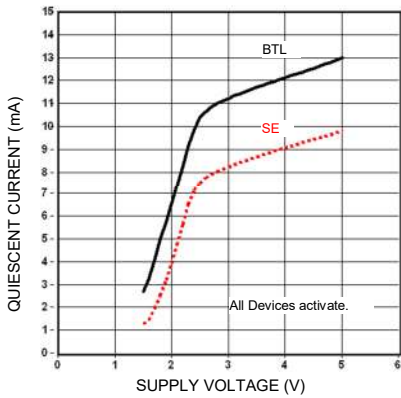
(Ta=25°C, V_{DD}=2.4V, V_{SS}=0V, f=1kHz)

符号	参数	测试条件	最小值	额定值	最大值	单位
直流特性						
I _Q	静态电流	All devices are active, BTL	-	9.9	-	mA
		All devices are active, SE	-	7.1	-	
		DAC PD, BTL	-	7.8	-	
		DAC PD, SE	-	5.1	-	
		L-ch (R-ch) PD, BTL DAC active	-	6	-	
		L-ch (R-ch) PD, SE DAC active	-	4.7	-	
		Only DAC is active	-	2.2	-	
交流特性 (立体声输入)						
THD+N	总谐波失真	SE模式, R _L =32Ω, 15mW	-	-65	-60	dB
			-	0.0562	0.1	%
P _o	最大输出功率 (立体声输入)	BTL模式, R _L = 4Ω THD+N = 1%	-	0.33	-	W
		BTL模式, R _L = 8Ω THD+N = 1%	-	0.25	-	W
		SE模式, R _L = 32Ω THD+N = 0.1%	-	15m	-	W
音频数字模拟转换特性(Sampling rate 4fs, fs= 44.1kHz)						
THD+N	总谐波失真	DAC输出, R _L =1kΩ, V _{FS}	-	-63	-58	dB
			-	0.071	0.126	%
DACP _o	最大输出功率 (DAC输入)	BTL模式, R _L = 4Ω THD+N = 0.85%	0.31	0.34	-	W
		BTL模式, R _L = 8Ω THD+N = 0.17 %	0.15	0.17	-	W
		SE模式, R _L = 32Ω THD+N = 0.07%	9m	10m	-	W

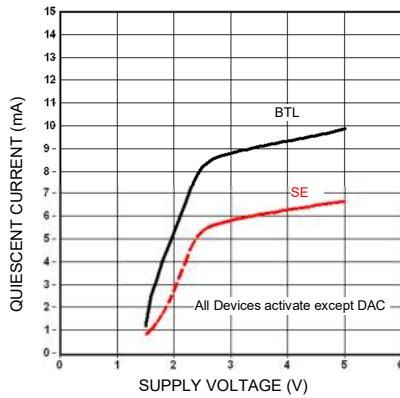
典型的特性曲线图

静态电流

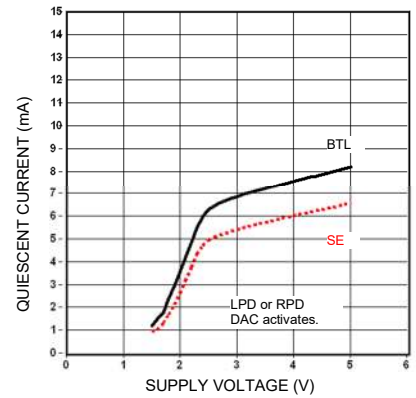
($T_a=25^\circ\text{C}$)



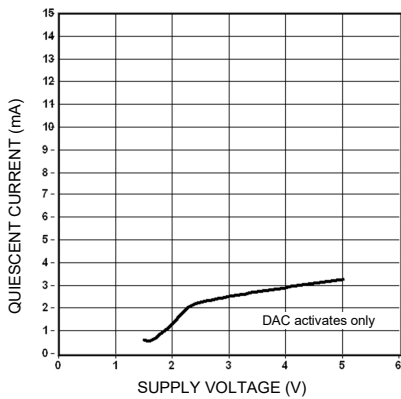
静态电流 vs. 供应电压



静态电流 vs. 供应电压



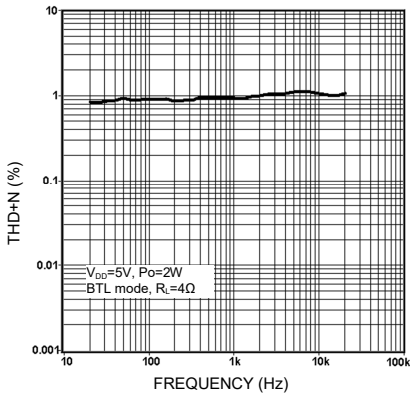
静态电流 vs. 供应电压



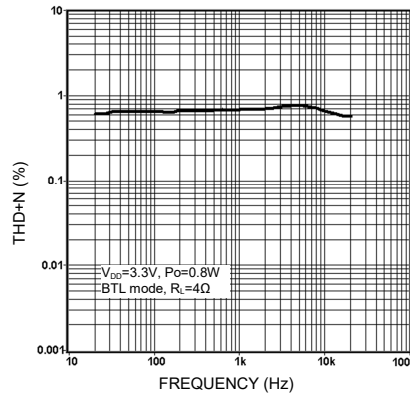
静态电流 vs. 供应电压

立体声输入信号

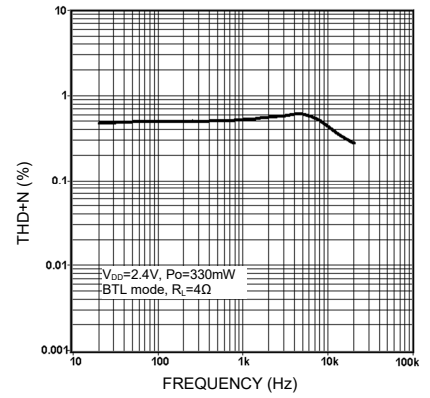
($T_a=25^{\circ}\text{C}$, 立体声输入信号, $f=1\text{kHz}$, DAC待机)



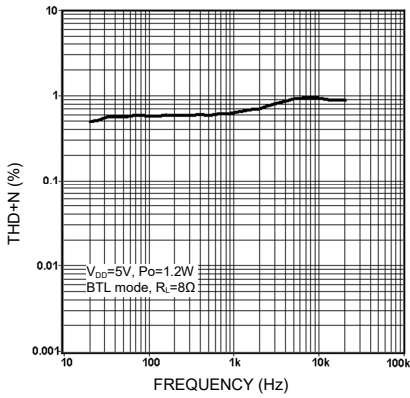
THD+N vs. 频率



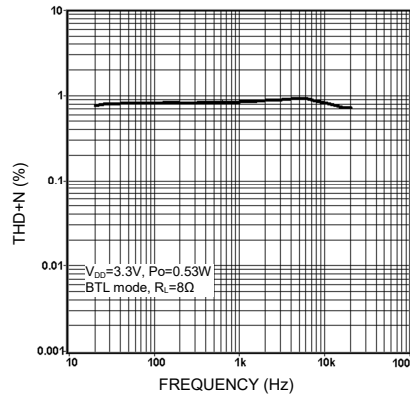
THD+N vs. 频率



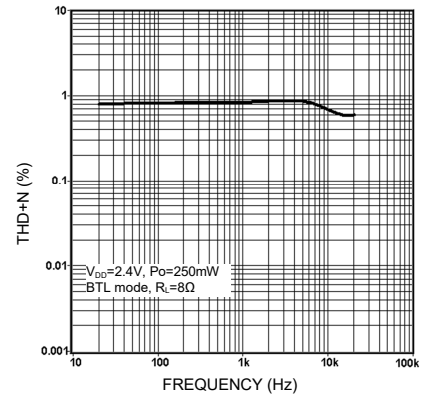
THD+N vs. 频率



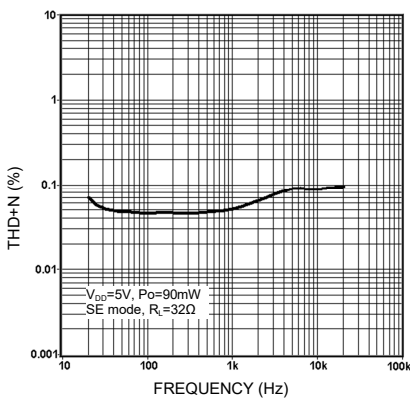
THD+N vs. 频率



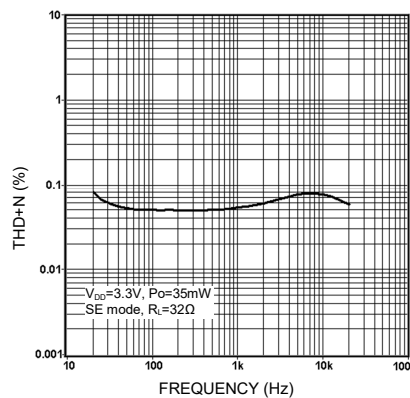
THD+N vs. 频率



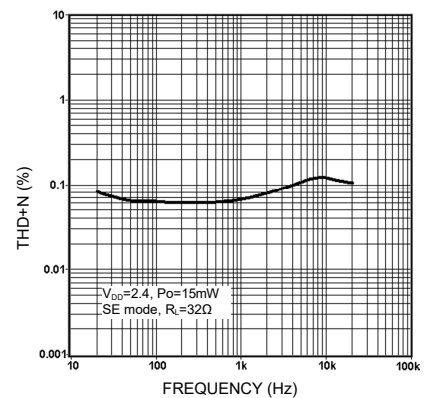
THD+N vs. 频率



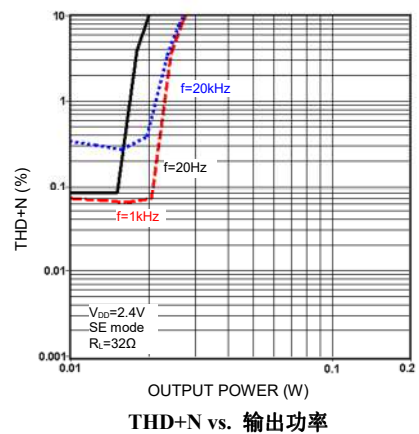
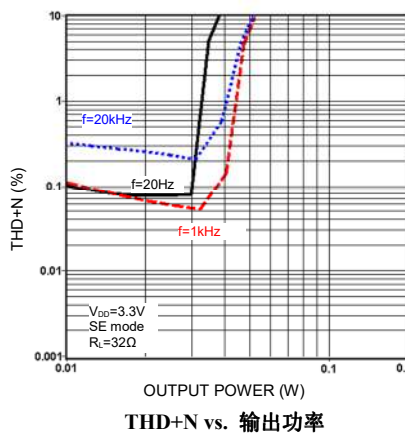
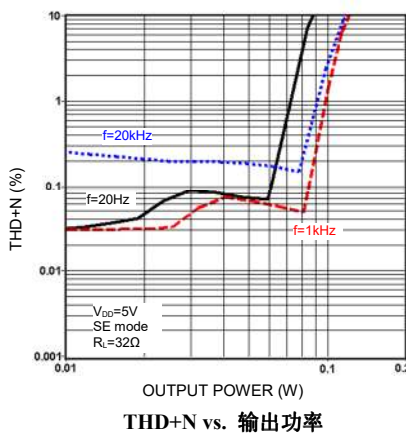
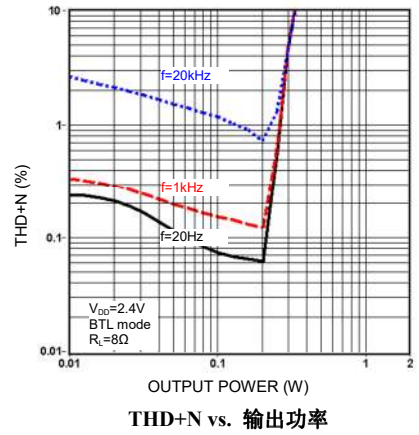
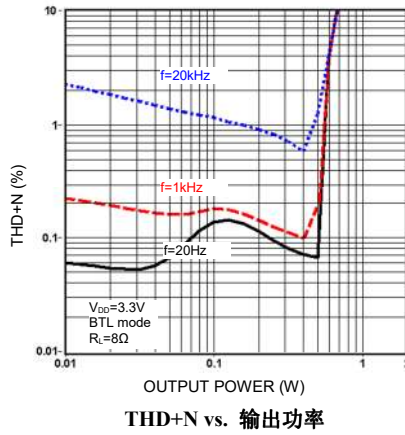
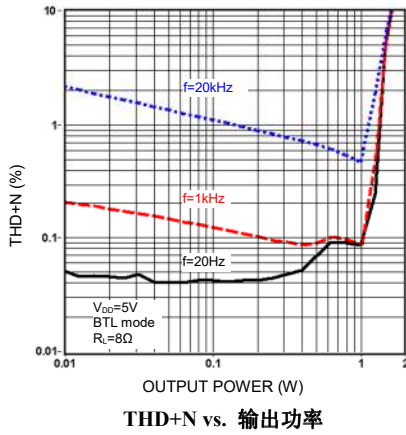
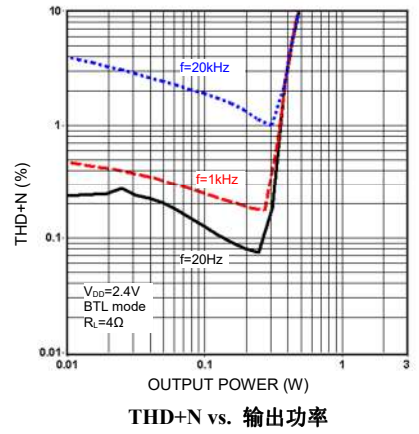
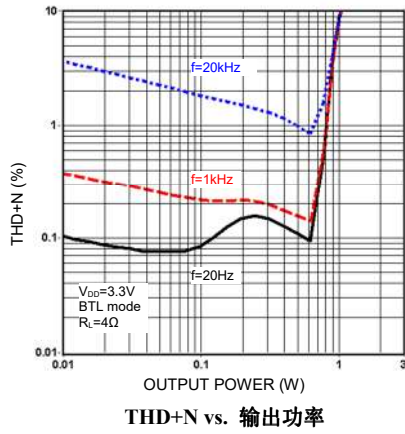
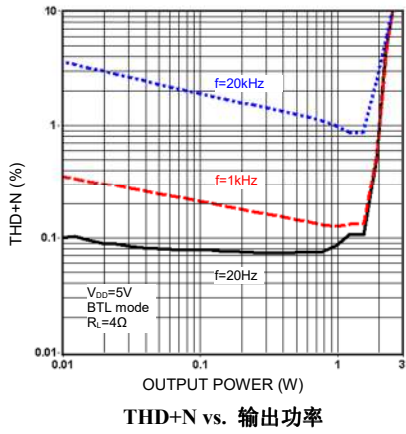
THD+N vs. 频率

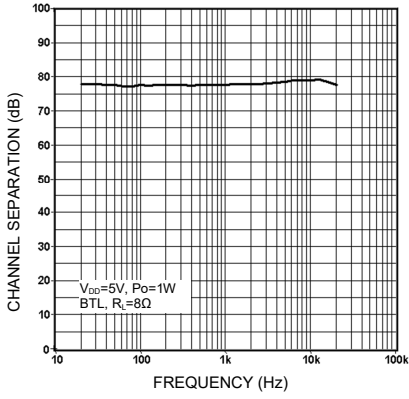


THD+N vs. 频率

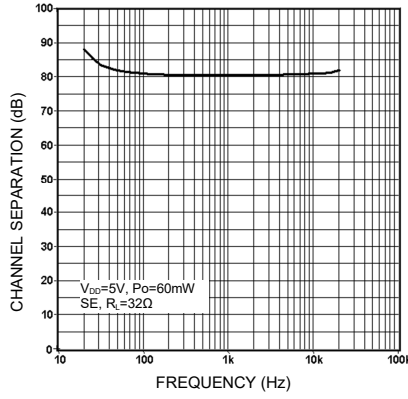


THD+N vs. 频率

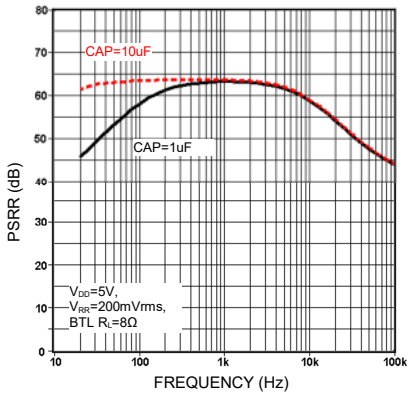




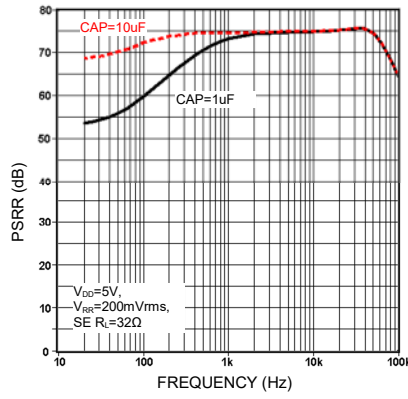
声道隔离度 vs. 频率



声道隔离度 vs. 频率



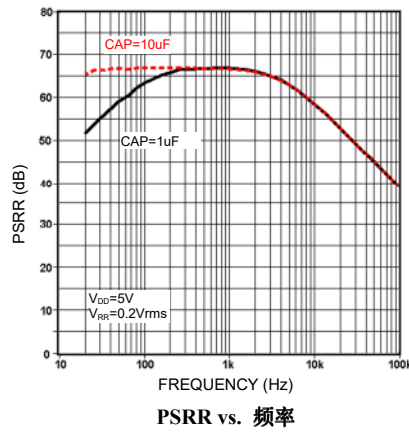
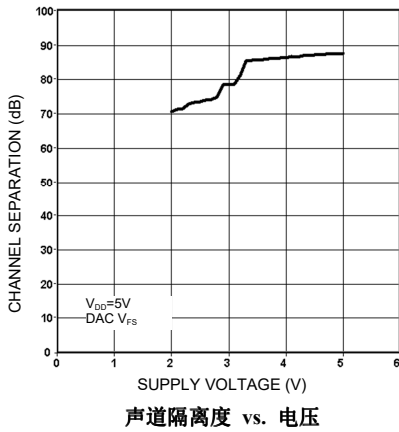
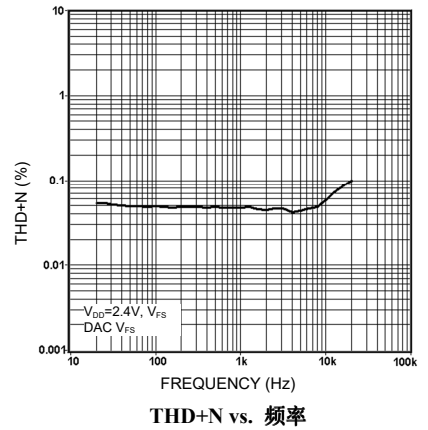
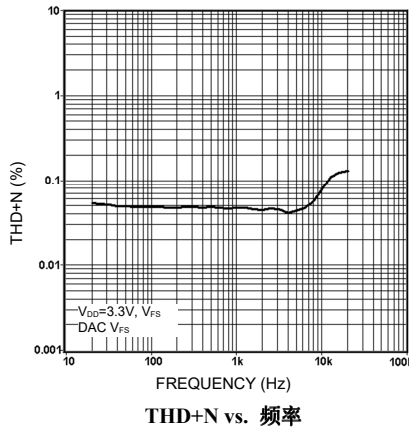
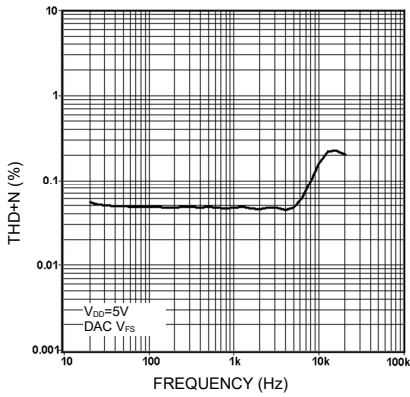
PSRR vs. 频率



PSRR vs. 频率

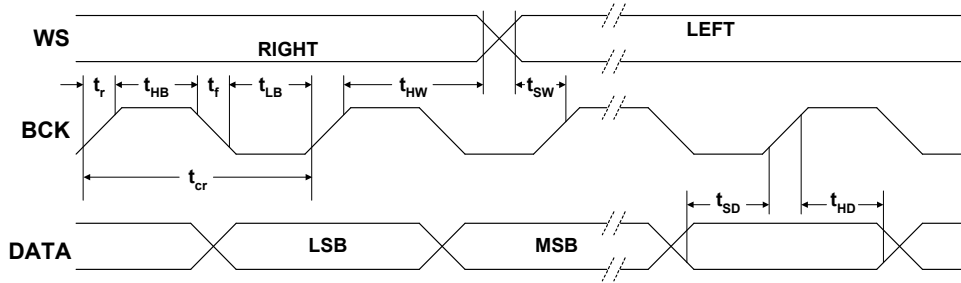
数字模拟转换器输入信号

($T_a=25^{\circ}\text{C}$, sampling rate=4fs, $f_s=44.1\text{kHz}$, $f=1\text{kHz}$, PA is Power Down mode; unless otherwise specified)



时序与输入格式

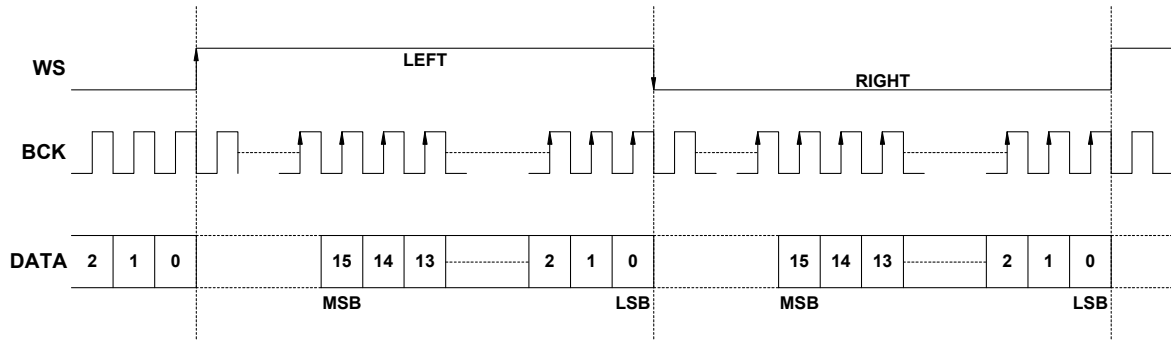
MS6821为16位的串行输入格式。左声道与右声道采分时多任务。输入格式与时序如图一、图二、图三与图四所示。



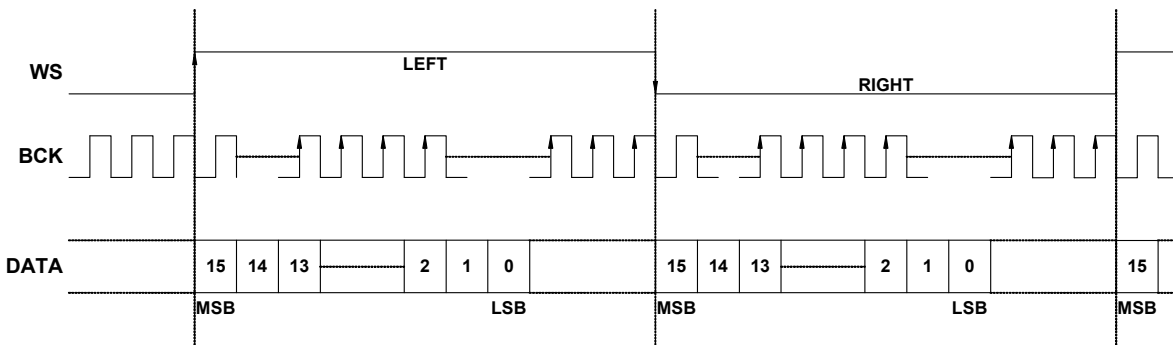
图一、输入信号时序图

数据格式 (BCK, WS, DATA)

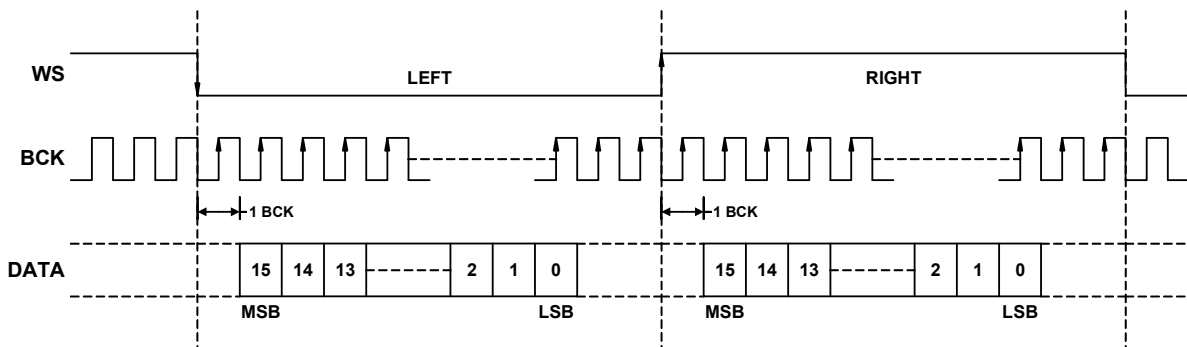
符号	参数	测试条件	最小值	标准值	最大值	单位
V _{IL}	输入低电压准位		2	-	-	V
V _{IH}	输入高电压准位		-	-	0.8	V
f _{BCK}	输入频率频率		-	-	18.4	MHz
BR	输入数据位		-	-	18.4	Mbits/s
f _{ws}	输入字符选择		-	-	384	kHz
t _r	上升时间		-	-	12	ns
t _f	下降时间		-	-	12	ns
t _{Cr}	位周期		54	-	-	ns
t _{HB}	高准位时间		15	-	-	ns
t _{LB}	低准位时间		15	-	-	ns
t _{SD}	数据准备时间		12	-	-	ns
t _{HD}	数据位保持时间		2	-	-	ns
t _{HW}	字符选择保持时间		2	-	-	ns
t _{SW}	字符选择准备时间		12	-	-	ns



图二、输入信号格式 (Right justified)



图三、输入信号格式 (Left justified)

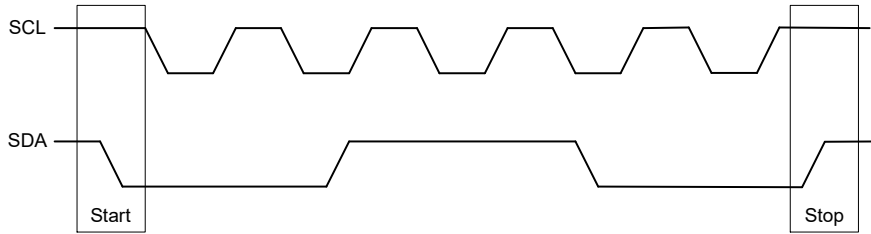


图四、输入信号格式 (I²S)

I²C总线描述

开始与结束条件

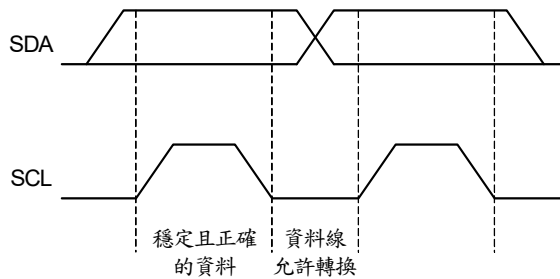
当SCL设定在高准位且SDA由”高准位”转变为”低准位”时；则表示序列”开始”，而当SCL在高准位且SDA由低准位上升到高准位时；则序列结束。请参考下列时序图。



SCL: 串行时序输入线, SDA: 串行数据输入线

数据确认 (Data Validity)

当CLK (SCL) 讯号在“高准位”时，数据线 (SDA) 上的数据才会被视为正确且稳定的数据。而只有当CLK讯号在“低准位”时，数据线才可做高、低准位的切换。请参阅下图：

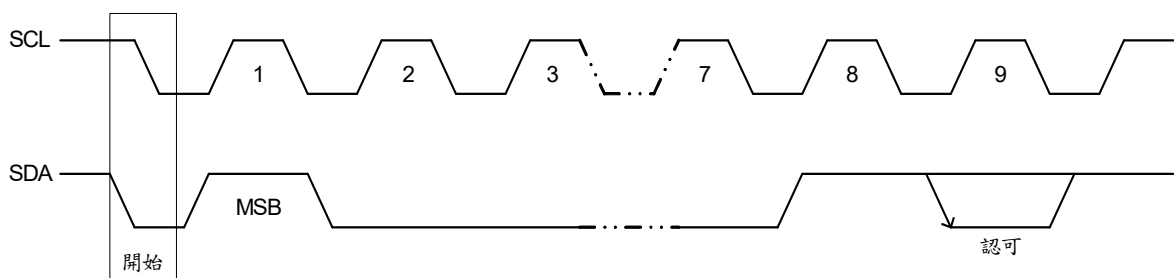


字节格式 (Byte Format)

每一个传输到数据线的字节(byte)有八个位(bit)，每一字节后面需有一“认可”位，且以最大符号位(MSB)为首的方式传送出去。

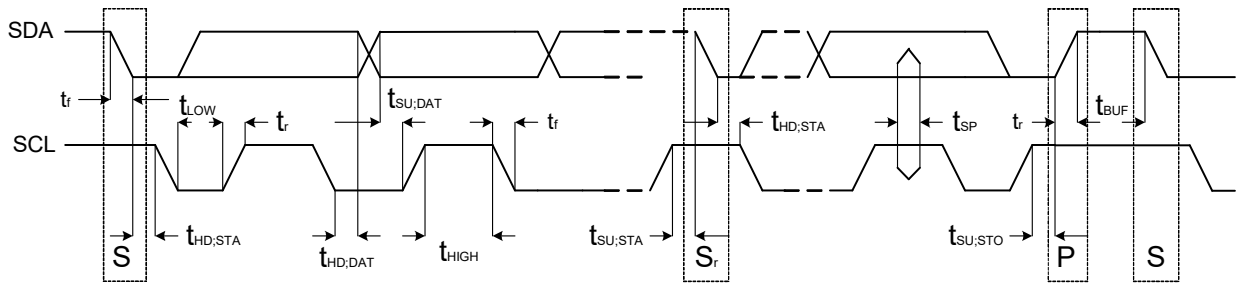
认可信号 (Acknowledge)

在第九个频率时主体(微处理机)先将SDA设定为电阻性的高准位，若外围设备(MS6821)认可此信号，则SDA将会被外围设备拉至低准位，使SDA在此频率中保持一稳定的低准位状态。请参阅下图：



这个已被寻址的设备在收到每一字节(BYTE)后，即产生一“认可”的动作；否则在第九个频率(CLOCK)的时间内SDA将会一直保持着高准位状态。

SDA与SCL时序图

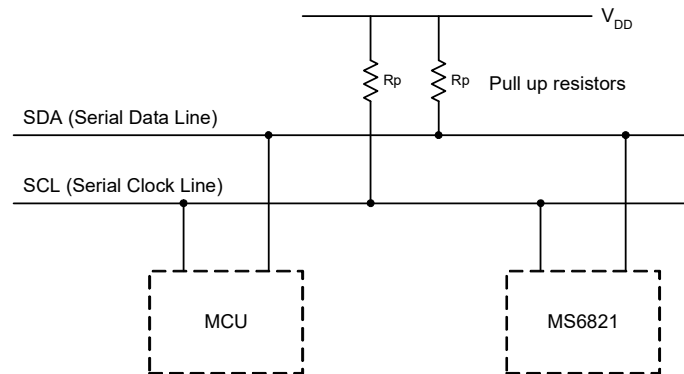


标准模式

符号	参数	最小值	最大值	单位
f_{SCL}	SCL 频率	0	100	kHz
$t_{HD:STA}$	开始状态保持时间之后将产生第一个脉波	4.0	-	us
t_{LOW}	SCL的低准位时间周期	4.7	-	us
t_{HIGH}	SCL的高准位时间周期	4.0	-	us
$t_{SU:STA}$	重新送一开始状态前的准备时间	4.7	-	us
$t_{HD:DAT}$	I ² C总线数据的数据锁定时间	0	3.45	us
$t_{SU:DAT}$	数据准备时间	250	-	ns
t_r	SDA与SCL信号的上升时间	-	1000	ns
t_f	SDA与SCL信号的落下时间	-	300	ns
$t_{SU:STO}$	结束状态的准备时间	4.0	-	us
t_{BUF}	开始与结束状态间的自由时间	4.7	-	us
C_b	一个总线的电容负载	-	400	pF
V_{nL}	每连接一个装置的低准位噪声边限(包含滞后现象)	$0.1V_{DD}$	-	V
V_{nH}	每连接一个装置的高准位噪声边限(包含滞后现象)	$0.2V_{DD}$	-	V

总线接口

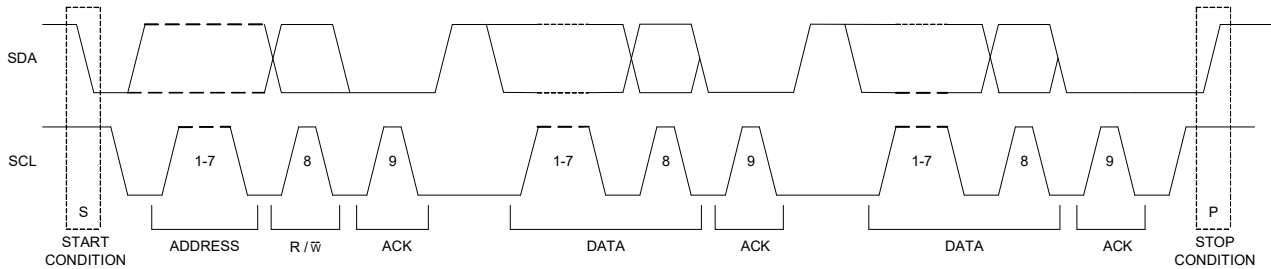
藉由SDA和SCL总线，可让微处理机将数据传输到MS6821。因此，SDA和SCL便构成此序列总线接口。



接口协议 (Interface Protocol)

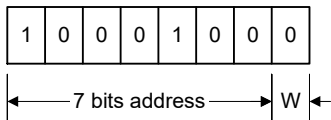
I²C传输格式由以下要素所组成：

- 起始位。
- 芯片地址字节，LSB为读写控制位（写：0，读：1）。
- 认可位（ACK）。
- 数据序列（N组 字节+ACK）。
- 结束位。



I²C芯片地址

88H



I²C数据字节描述

MSB							LSB		功能
0	0	B2	B1	B0	A2	A1	A0	左声道, 衰减与静音	
0	1	B2	B1	B0	A2	A1	A0	右声道, 衰减与静音	
1	0	0	G2	G1	G0	S1	S0	左声道, 输入增益与通道选择	
1	0	1	G2	G1	G0	S1	S0	右声道, 输入增益与通道选择	
1	1	0	DAC PD	RPD	LPD	PDPR	CAP PD	待机模式	
1	1	1	S/B	MixL	MixR	AF1	AF0	输出模式 (SE/BTL), 混合控制与数字音源格式	

A_x = 1.25dB/阶; B_x = 10dB/阶; G_x = 3dB/阶 (建议增益做为前置增益使用, 避免于工作中改变增益)

衰减与静音									
MSB							LSB		功能
0	0	B2	B1	B0	A2	A1	A0	左声道, 衰减与静音	
0	1							右声道, 衰减与静音	
					0	0	0	0 dB	
					0	0	1	-1.25 dB	
					0	1	0	-2.5 dB	
					0	1	1	-3.75 dB	
					1	0	0	-5 dB	
					1	0	1	-6.25 dB	
					1	1	0	-7.5 dB	
					1	1	1	-8.75 dB	
		0	0	0				0 dB	
		0	0	1				-10 dB	
		0	1	0				-20 dB	
		0	1	1				-30 dB	
		1	0	0				-40 dB	
		1	0	1				-50 dB	
		1	1	0				-60 dB	
		1	1	1				-70 dB	
		1	1	1	1	1	1	Mute	

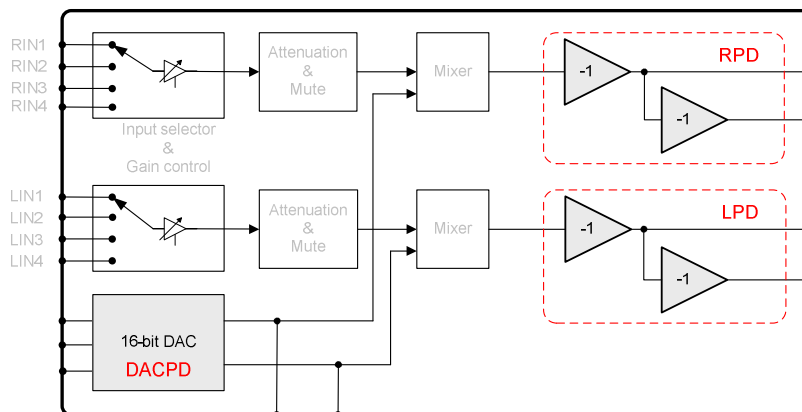
预设状态: 左声道与右声道皆为静音状态, 00111111 (0x3f) 与 01111111 (0x7f)

输入声道选择与增益选择									
MSB							LSB		功能
1	0	0	G2	G1	G0	S1	S0	左声道, 输入增益与通道选择	
1	0	1						右声道, 输入增益与通道选择	
						0	0	音源输入 1 (左声道或右声道)	
						0	1	音源输入 2 (左声道或右声道)	
						1	0	音源输入 3 (左声道或右声道)	
						1	1	音源输入 4 (左声道或右声道)	
			0	0	0			0 dB	
			0	0	1			3 dB	
			0	1	0			6 dB	
			0	1	1			9 dB	
			1	0	0			12 dB	
			1	0	1			15 dB	
			1	1	0			18 dB	
			1	1	1			21 dB	

预设状态: 左声道音源输入1, 右声道音源输入1, 输入增益0dB. Code = 10000000 (0x80) 与 10100000 (0xa0)

待机模式									
MSB							LSB		功能
1	1	0	DAC PD	RPD	LPD	PDPR	CAP PD	电源模式选择与管理	
			0					DAC 动作	
			1					DAC 待机	
				0				右声道功率放大器输出进入工作模式	
				1				右声道功率放大器输出进入待机模式	
					0			左声道功率放大器输出进入工作模式	
					1			左声道功率放大器输出进入待机模式	
						0		关闭待机准备动作	
						1		启动待机准备动作	
							0	设置参考电压至1/2 V _{DD}	
							1	参考电压降至地	

预设状态: DACPD = RPD = LPD = PDPR = CAPPD = 1, Code = 11011111 (0xdf)



输出模式 (SE/BTL), 混合控制与数字音源格式									
MSB							LSB		功能
1	1	1	S/B	MixL	MixR	AF1	AF0	出模式 (SE/BTL), 混合控制与数字音源格式	
			0					输出模式设定为BTL模式	
			1					输出模式设定为SE模式	
				0				左声道输出不混合DAC输出	
				1				左声道输出混合DAC输出	
					0			右声道输出不混合DAC输出	
					1			右声道输出混合DAC输出	
						0	0	Right justified format	
						1	0	Left justified format	
						X	1	I2S format	

预设状态: Code = 11100000 (0xe0); BTL模式、左右声道DAC输出不混合、Right justified format。

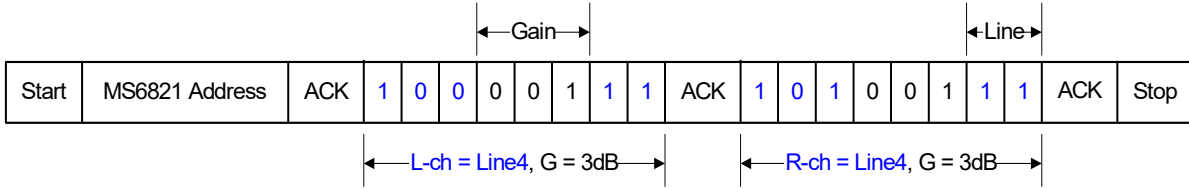
I²C 预设状态

MSB							LSB	功能	预设状态
0	0	1	1	1	1	1	1	左声道衰减与静音	静音
0	1	1	1	1	1	1	1	右声道衰减与静音	静音
1	0	0	0	0	0	0	0	左声道输入增益与通道选择	输入1, Gain = 0dB
1	0	1	0	0	0	0	0	右声道输入增益与通道选择	输入1, Gain = 0dB
1	1	0	1	1	1	1	1	待机模式	全部待机
1	1	1	0	0	0	0	0	输出模式 (BTL/SE), 混合控制与数字音源格式	BTL, 不混合, RJF

I²C 范例

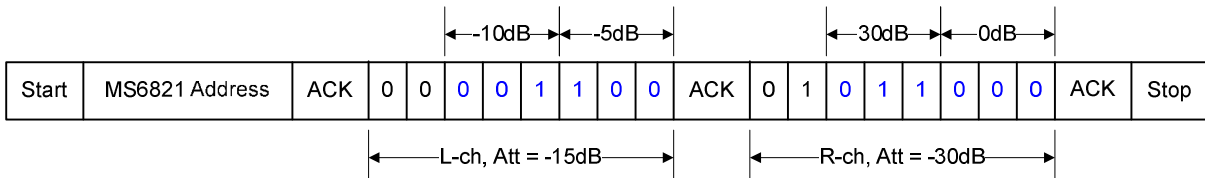
输入选择与增益选择

设置左声道为音源输入4，增益3dB；右声道为音源输入4，增益3dB。左声道与右声道为独立控制。



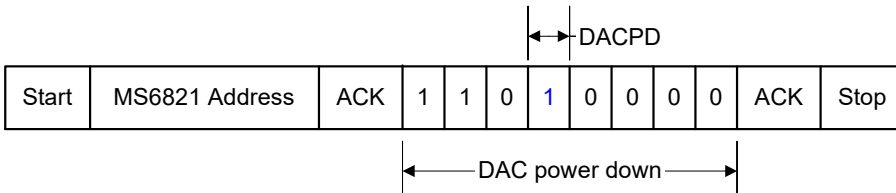
音量控制

设置左声道衰减15dB，右声道衰减30dB。



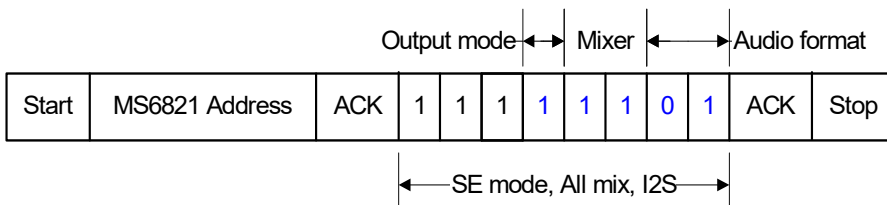
待机模式

设定DAC为待机状态。



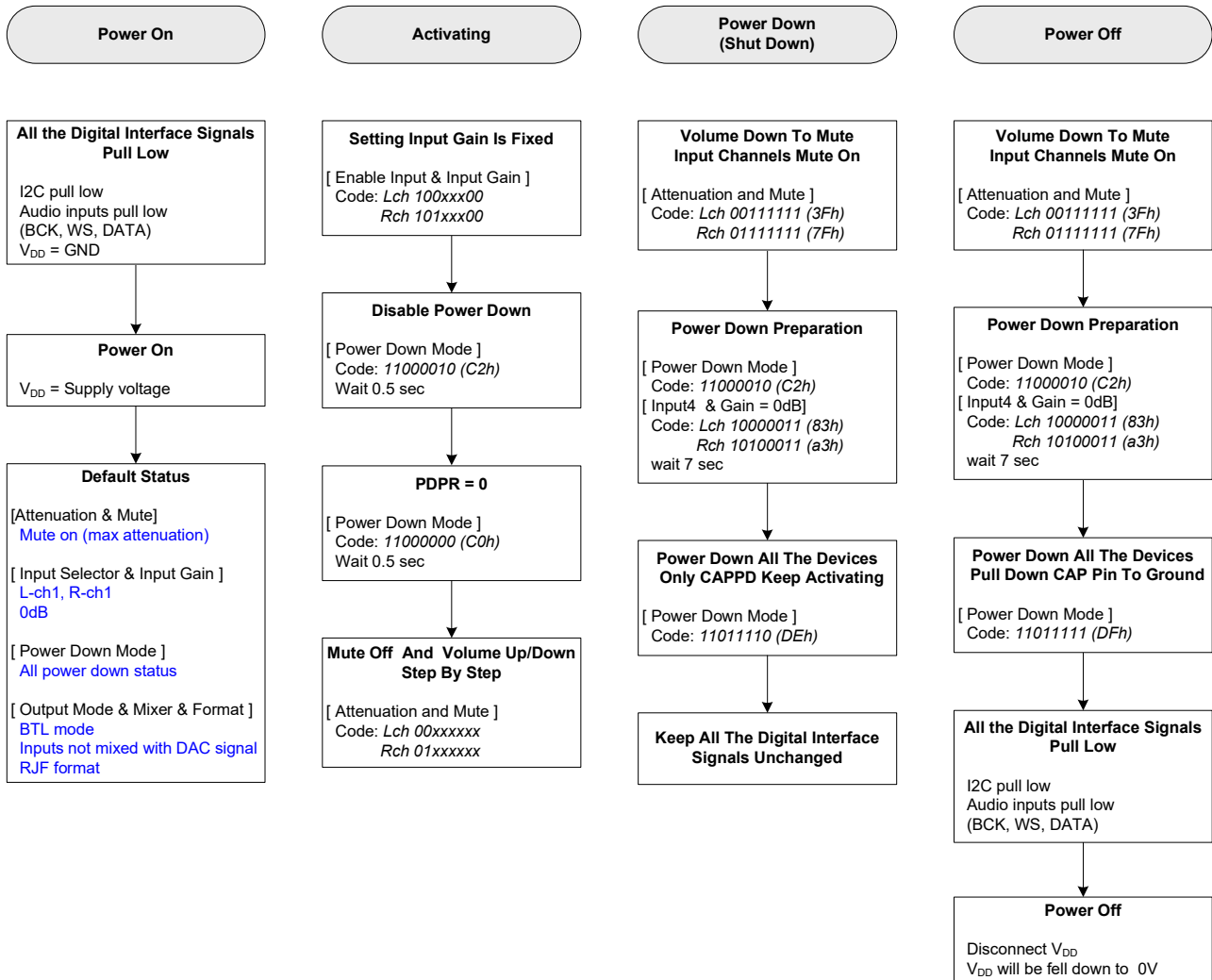
输出模式，输入混合控制与数字音源格式设定

设置输出为SE模式、DAC左右声道输出混合模拟输入，数字音源格式选择I2S格式。

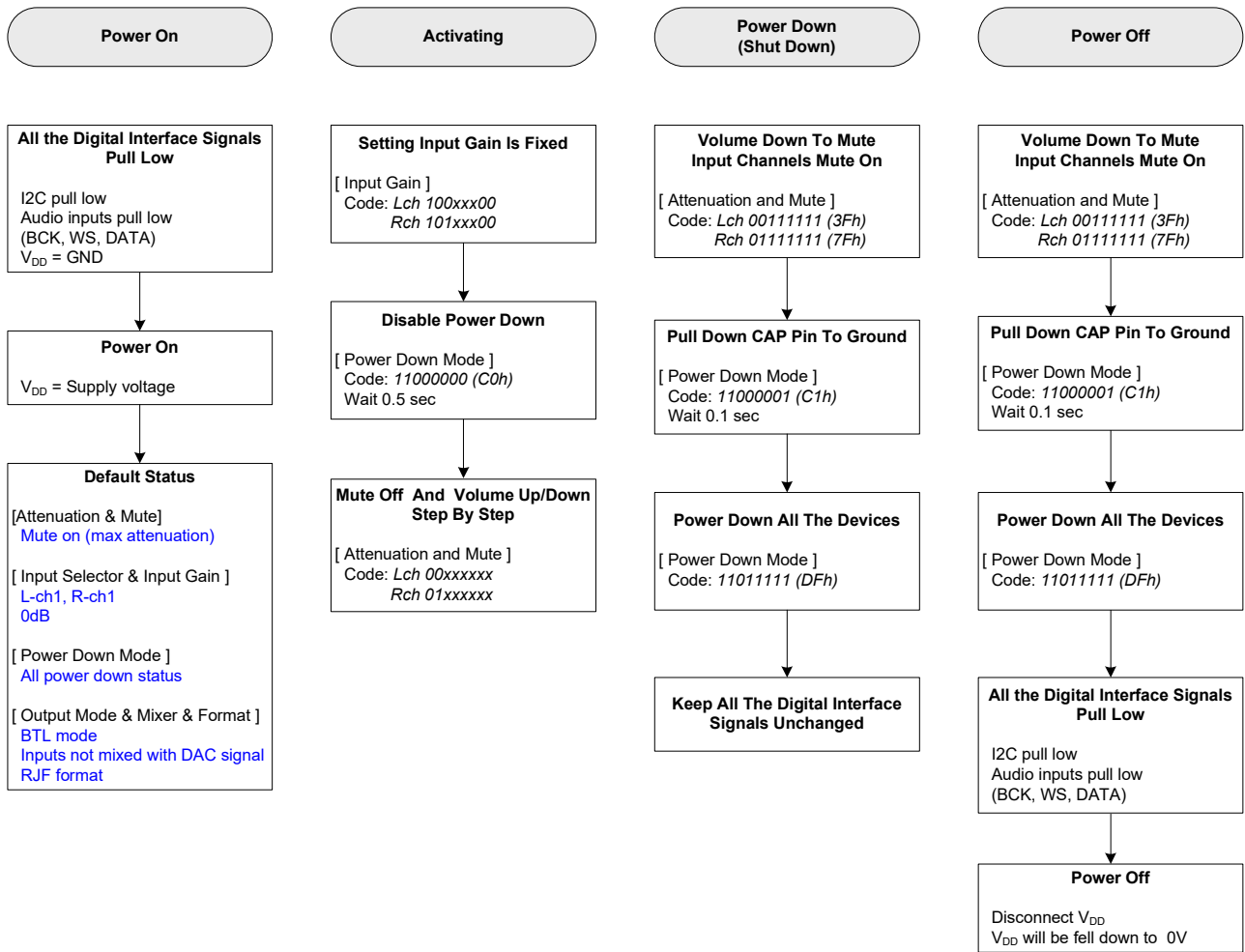


操作程序

HP模式 or BTL+HP模式

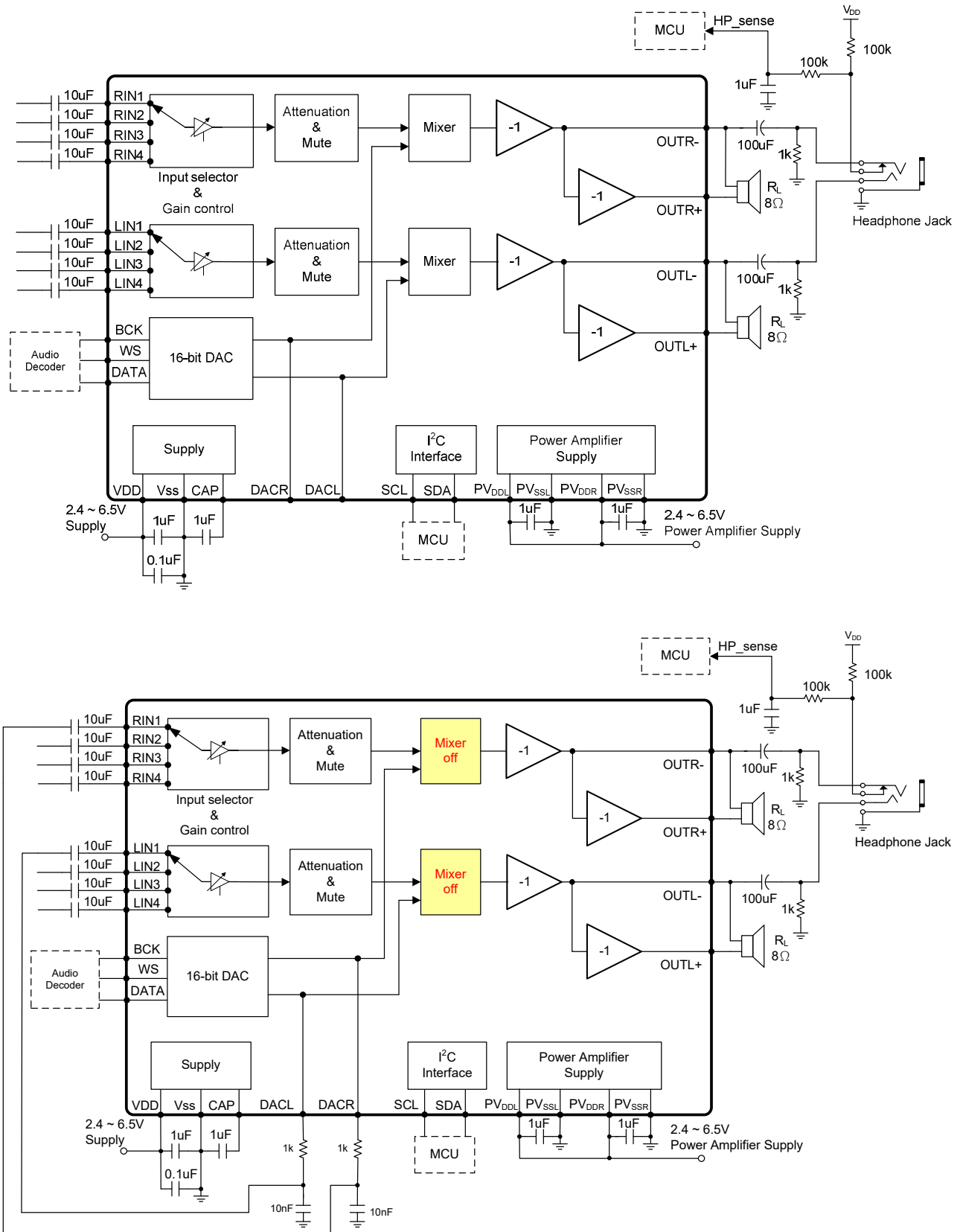


HP模式



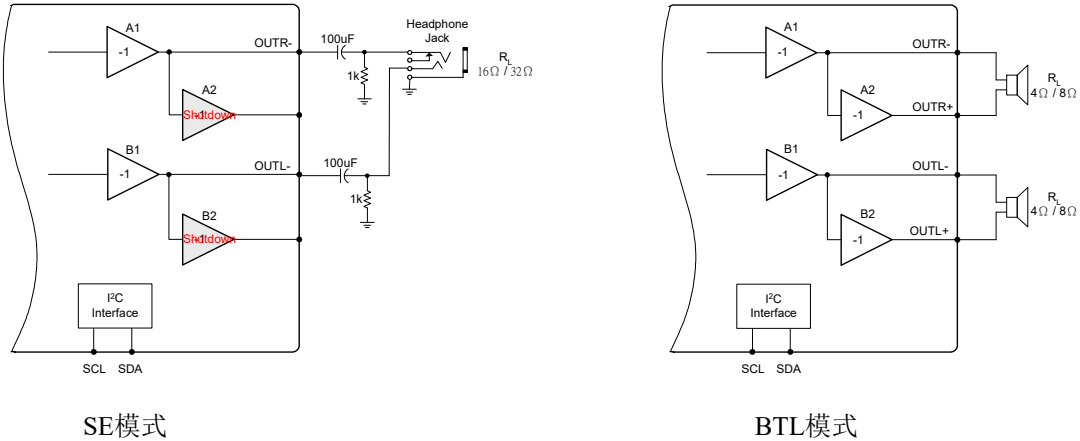
应用信息

基本应用电路



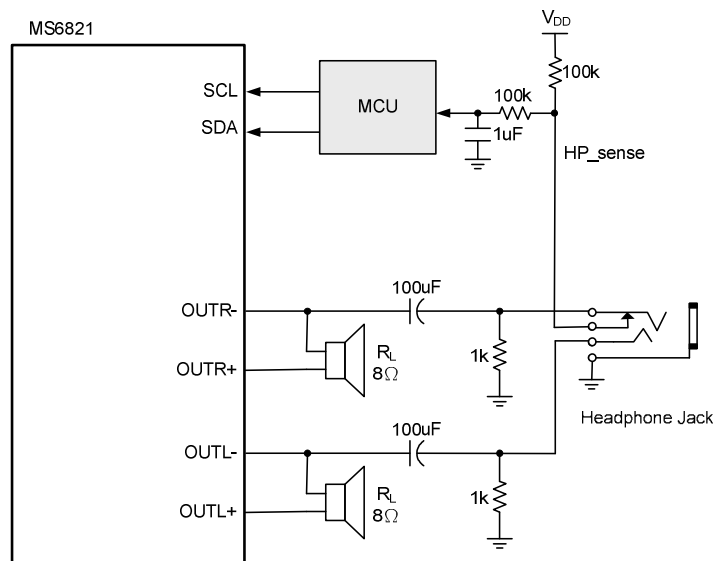
SE模式与BTL模式操作（输出模式）

如下图所示，在SE模式，MS6821中的A1与B1为独立的放大器。A2与B2待机为高输出阻抗。在BTL模式，音频讯号由-INA（-INB）脚位到A1（B1）的反向输入端。A2（B2）由两个固定的内部电阻构成 $A_v = -1$ 之闭环回路增益。A1（B1）与A2（B2）的输出即用来驱动BTL输出。输出模式切换则以I²C控制。



耳机侦测

MS6821采数字方式控制输出模式（BTL或SE）切换，不具有机械式侦测脚位，因此若要做机械式侦测来控制输出模式，需将耳机之机械侦测脚位连接到MCU作判断，再行控制，如下图所示，当耳机接上时HP_sense为高准位，无耳机时则为低准位（实际依耳机座规格而定）。



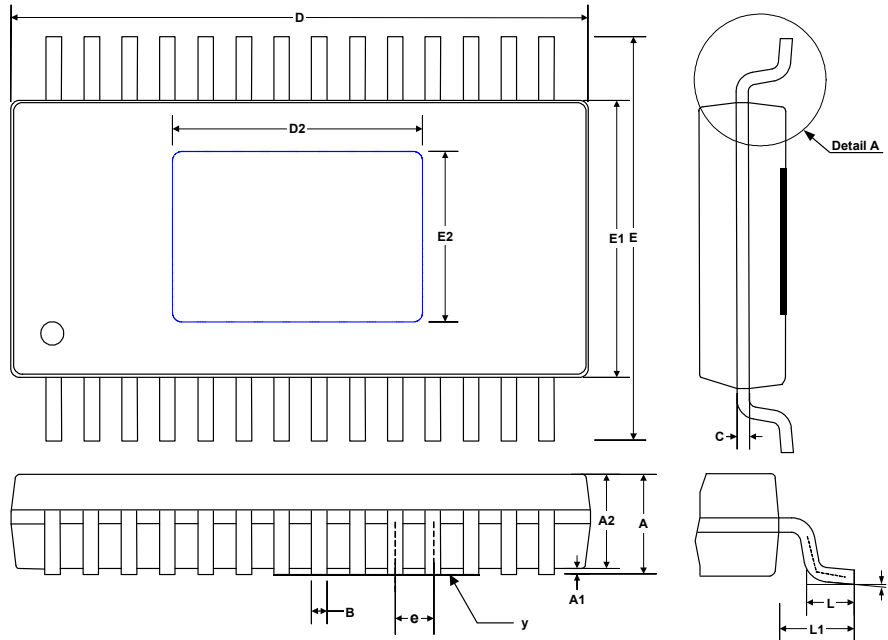
散热片的使用方法

MS6821封装具有底部散热片。散热片必须焊于PC板的接地，使IC产生的热能传导至PC板的裸铜面，增加的散热面积与周围进行热对流有效提高散热效率。

PC板上层若无裸铜面，则可以于散热片底部增加数个直径约13mil的贯孔，将热传导至PC板底层，若贯孔充满锡膏，可增加热传导效率。

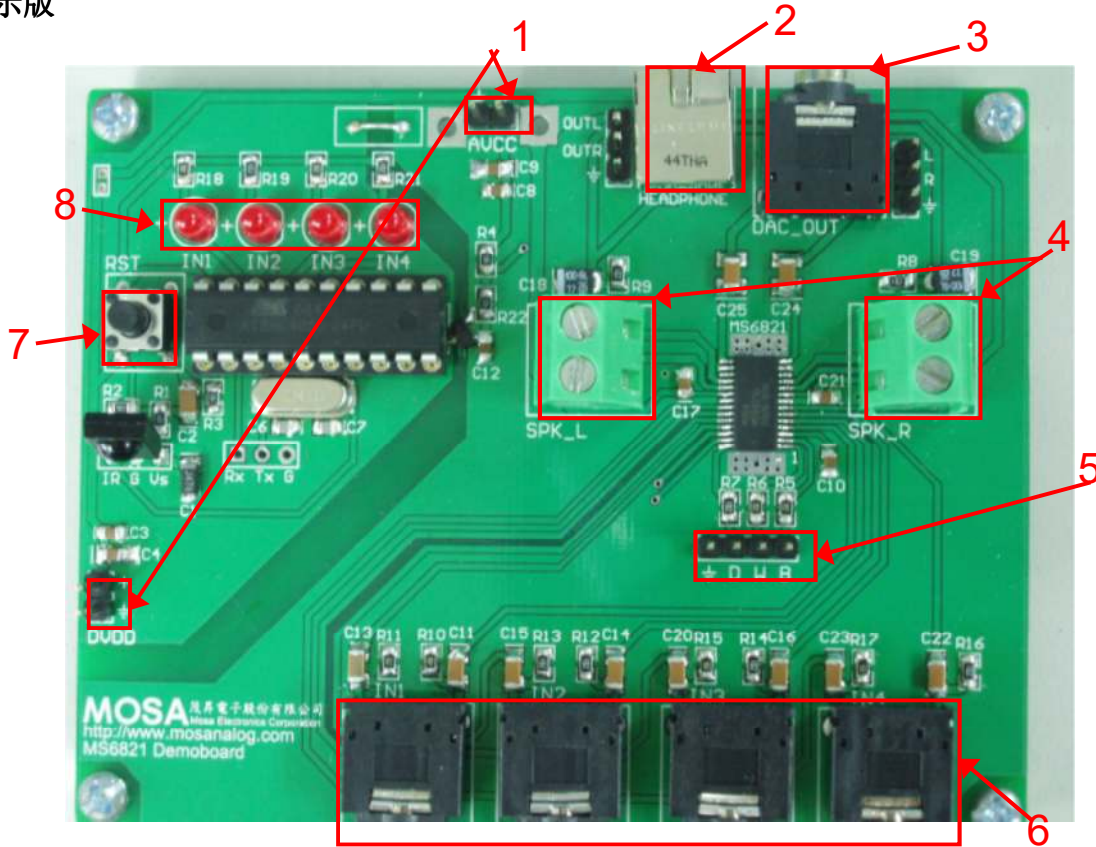
封装尺寸

TSSOP28 (含散热片)



Symbol	Dimension in mm			Dimension in inches		
	Min	Nom	Max	Min	Nom	Max
A	-	-	1.15	-	-	0.045
A1	0.00	-	0.10	0.000	-	0.004
A2	0.80	1.00	1.05	0.031	0.039	0.041
b	0.19	-	0.30	0.007	-	0.012
C	0.09	-	0.20	0.004	-	0.008
D	9.60	9.70	9.80	0.378	0.382	0.386
D2	3.70	3.80	3.90	0.146	0.150	0.154
E	6.20	6.40	6.60	0.244	0.252	0.260
E1	4.30	4.40	4.50	0.169	0.173	0.177
E2	2.70	2.80	2.90	0.106	0.110	0.114
e	-	0.65	-	-	0.026	-
L	0.45	0.60	0.75	0.018	0.024	0.030
L1	0.90	1.00	1.10	0.035	0.039	0.043
θ	0°	-	8°	0°	-	8°
y	-	-	0.10	-	-	0.004

展示版

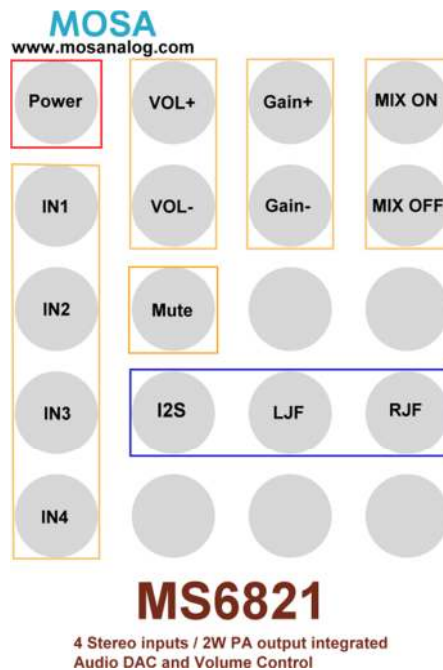


版面说明:

1. 电源输入: DVDD 与 AVCC 使用相同电压值 (2.4V ~ 6.5V), 极性如面板标示。
2. 耳机输出端: 欲测试耳机端时, 请接上规格 3.5mm, 负载 32Ω 之耳机。
3. DAC 输出端: 可单独聆听或回授至模拟音源输入端做音量调节。
4. Speaker 输出端: 请接上欲测试之 Speaker 或相对应阻值之高功率电阻, 测试 Speaker 端时, 耳机端请保持净空。
5. 数字音源输入端: 请连接数字讯号源。
6. 模拟音源输入端: 请连接模拟讯号源。
7. 重置键: 此键为微处理器之重置键, 按下此键微处理器之 I/O 埠皆重置为默认值, 若非必要请按正常开关机程序执行。
8. LED 指示灯: 辅助灯号。

SE 模式 与 BTL 模式操作

当耳机插入耳机座时, 工作在SE模式, 而没有接上耳机时, 则工作在BTL模式。

遥控器说明:**Power:**

系统开关，未启动时无法使用其余功能键，启动时此键为关闭键，系统启动时状态会置于默认值（IN1、衰减20dB、增益0dB、MIX OFF、RJF模式），启动与关闭时POWER灯号闪烁两次。操作时当接收到遥控讯号时会闪烁一次。

IN1 ~ IN4:

模拟音源输入端选择键。

VOL+, VOL -: 音量控制键

模拟音源音量控制键每一阶为1.25dB范围介于-77.5dB~0dB之间。

Gain+, Gain -: 输入增益控制键

模拟音源增益控制键每一阶为3dB，范围介于0dB~21dB之间。

Mute: 静音控制键

模拟音源静音键，模拟音源静音开关。

MIX ON/OFF:

DAC输出混合键，MIX ON时DAC输出与模拟音源混合，欲单独使用DAC音源时请将模拟音源置于静音状态。

I2S/LJF/RJF:

数字音源格式选择，I2S、LJF（Left justified）、RJF（Right justified）。

电路图

